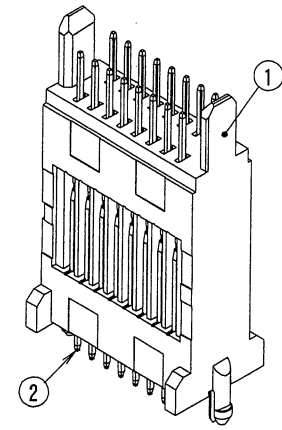
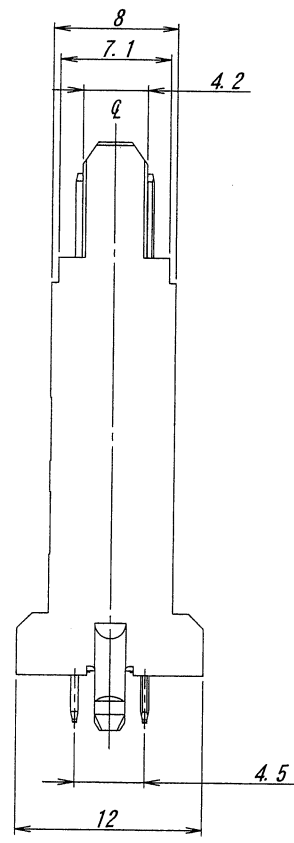
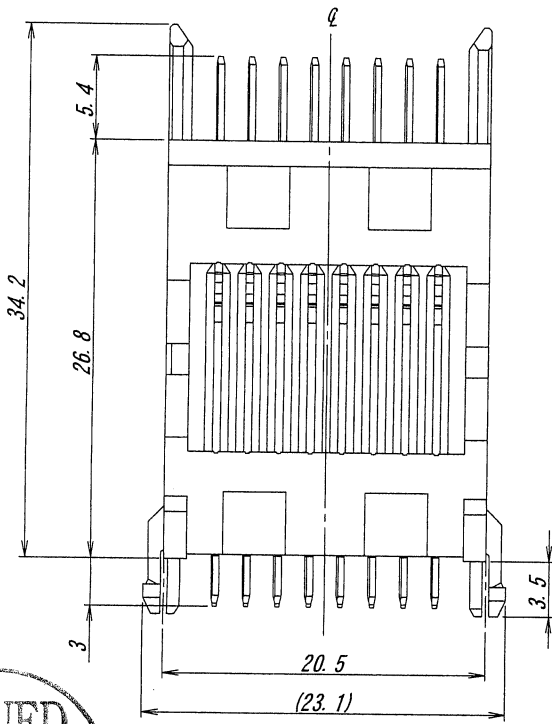
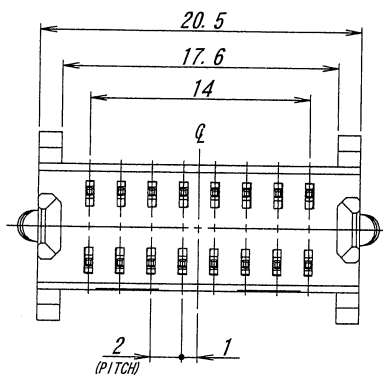


A B C D E F G H

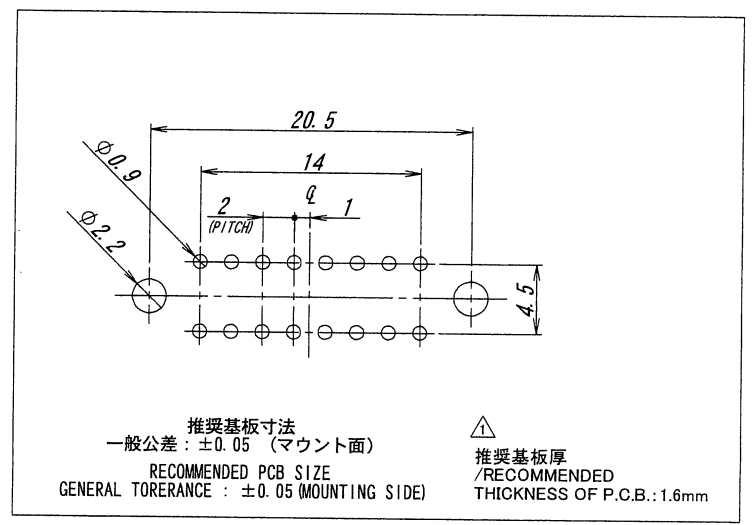


NOTE

1. 当該品はウィスカの発生を通常品よりも抑制する効果を持たせた製品ですが、ウィスカの発生を無くす事を保証する製品ではありません。

NOTE

1. Applicable product has effect to suppress the occurrence of whisker than normal. However, it is not a product that guarantees that there is no occurrence of whisker.



ISSUED  
12.6.19  
IRISO  
ENG. DEPT.

<p>MATERIAL 材質</p> <p>①ベース : PBT, 白色, UL94V-0 ②ピン : 黄銅</p> <p>①BASE : PBT, WHITE, UL94V-0 ②PIN : BRASS</p>				<p>GENERAL TOLERANCES 一般公差</p> <p>DIM 寸法 ± 0.3</p> <p>ANGLE 角度 ±</p>		<p>SCALE 尺度 /</p> <p>DR '11/02/21 S. Matsumaki</p> <p>CHK '11.2.22 S. Matsumaki</p> <p>APP '11.2.22 S. Matsumaki</p>		<p>UNIT 単位 mm</p> <p>DSN '10/01/20 S. Matsumaki</p>		<p>TITLE 名称 10101シリーズ プラグ SERIES 10101 PLUG</p>	
<p>FINISH 仕上げ</p> <p>② : ニッケル下地めっき/OVER Ni PLATE : 1.0μmMIN. 錫半光沢めっき/SEMIGLOSS TIN PLATE : 2~7μm</p>				<p>3RD. ANG. PROJ. 三角法</p>		<p>IRISO ELECTRONICS CO., LTD IRISO 電子工業株式会社</p>		<p>EDP No</p>		<p>PARTS No 部番 IMSA-10101B-16A-TM1</p>	
<p>DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION.</p>				<p>本図面は、イリソ電子工業(株)の所有する情報を含むもので当社の許可なく複製を禁止する。</p>		<p>REVISED S.M. S.M. 11.02.21</p> <p>ECN No 41735 REVISION RECORD 記 事</p>		<p>DWG No 図番 110-210101-001</p>		<p>REV. 1</p>	

REDUCED COPY