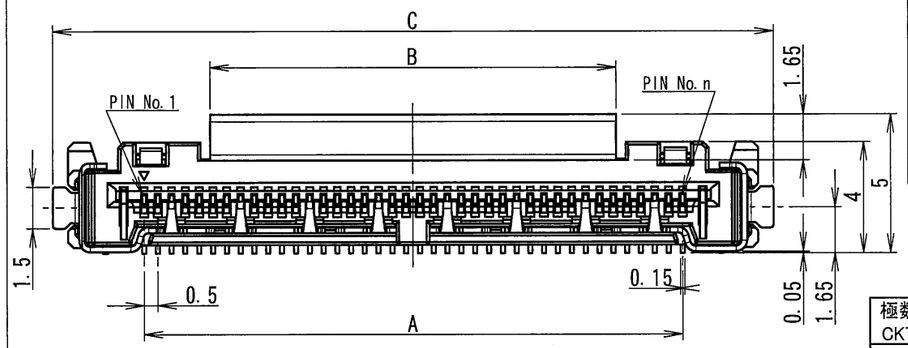
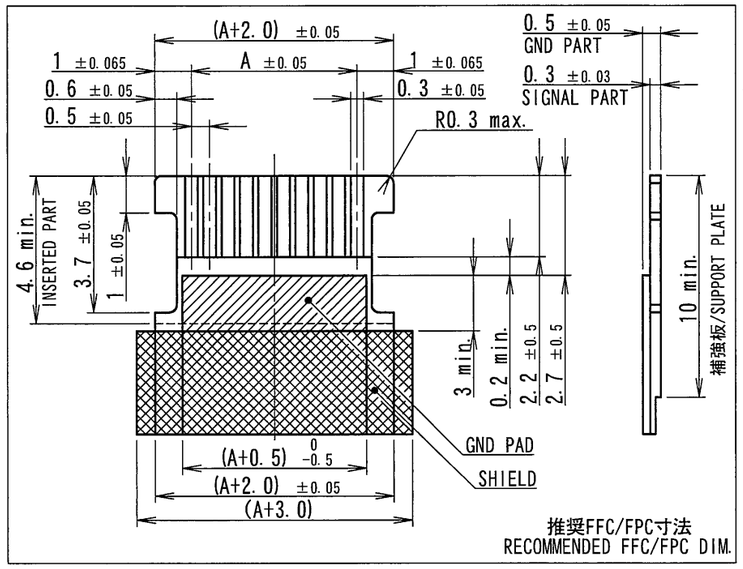
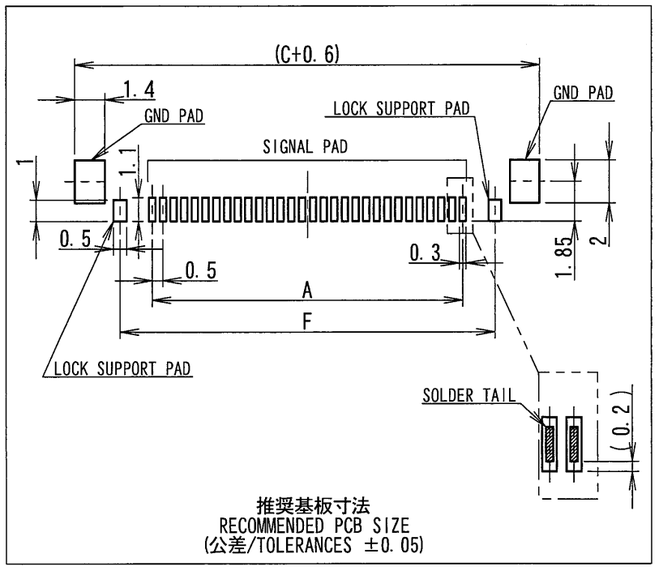
これは原本のコピーです。This document is a copy of the original

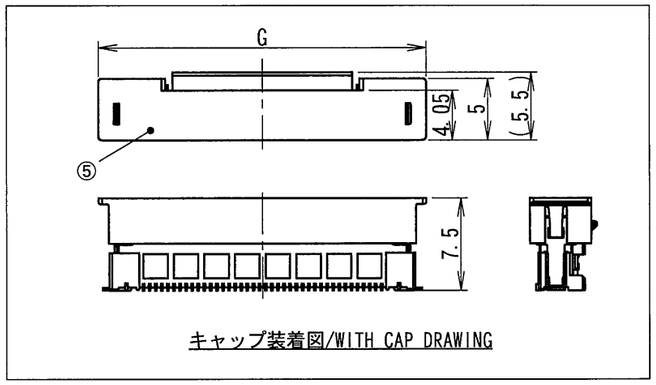




推奨FFC/FPC寸法
RECOMMENDED FFC/FPC DIM.



推奨基板寸法
RECOMMENDED PCB SIZE
(公差/TOLERANCES ±0.05)

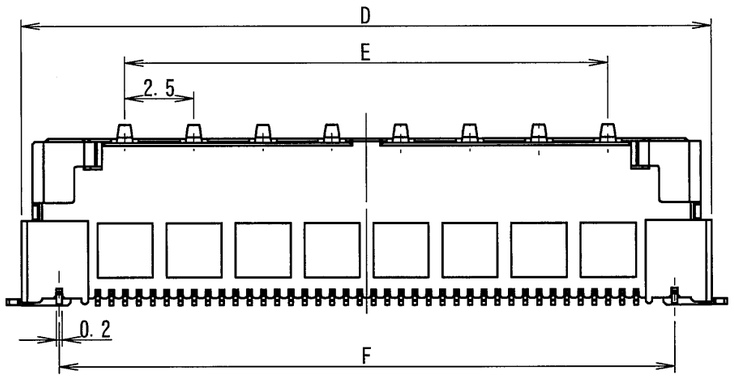


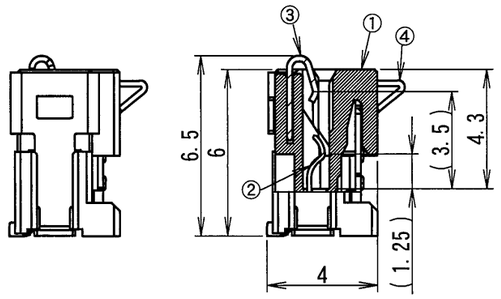
キャップ装着図/WITH CAP DRAWING

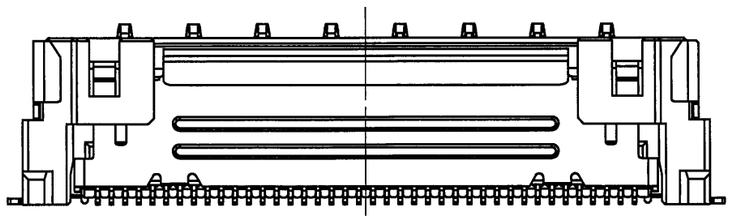
極数 CKT	製品番号 PRODUCTS No.	A	B	C	D	E	F	G
40	IMSA-11601S-40A-GFN4	19.5	14.7	26.1	25.0	17.5	22.3	26.8
50	IMSA-11601S-50A-GFN4	24.5	19.7	31.1	30.0	22.5	27.3	31.8

NOTE
1. コプラナリティ/COPLANARITY : 0.1 MAX.

2. 本製品は、錫系めっきを施しておりますので、ウィスカーが発生する可能性が御座います。
その為、ウィスカー発生に対する保障は困難であり、御社にて御判断の上御使用を御願いします。
This product utilizes lead-free tin plating. Any product with lead-free tin plating is susceptible to tin whisker. Iriso provides no assurances against the growth of tin whisker even under normal operating conditions. Customers assume all responsibility for any product failures due solely to the growth of tin whiskers.
※信号端子は金メッキを施している為、ウィスカの発生は御座いません。
Signal terminal because it is gold-plated, whisker does not occur.







LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
0	180226	RELEASED	A.M	T.T	'18-06-05

MATERIAL 材質
①ハウジング : LCP(UL94 V-0)
HOUSING : LCP(UL94 V-0)
②コンタクト : コルソン合金
CONTACT : CORSON ALLOY
③補強金具 : リン青銅
METAL FLANGE : PHOSPHER BRONZE
④仮保持端子 : リン青銅
HALF LOCK CONTACT : PHOSPHER BRONZE
⑤キャップ : PA9T(UL94 V-0)
CAP : PA9T(UL94 V-0)

FINISH 仕上げ
②ニッケル下地めっき/OVER Ni PLATE:2.0μmMIN.
金めっき/Au PLATE:0.1μmMIN.
③ニッケル下地めっき/OVER Ni PLATE:1.5~3.5μm.
錫半光沢めっき/TIN MATT PLATE:3.0μmMIN.
④ニッケル下地めっき/OVER Ni PLATE:0.5~2μm.
錫半光沢めっき/TIN MATT PLATE:3.0μmMIN.

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.3
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度 N/A
UNIT 単位 mm
DR '18-06-05 A.Miura
DSN '14-11-12 T.Takane
CHK '18-6-5 T.Takano
APP '18 6/5 Y. Yoshikui

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
11601 シリーズ FFC/FPCソケット
SERIES 11601 FFC/FPC SOCKET

EDP No

PARTS No 部番
IMSA-11601S-**A-GFN4

DWG No 図番
110-411601-771

REV. 0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。