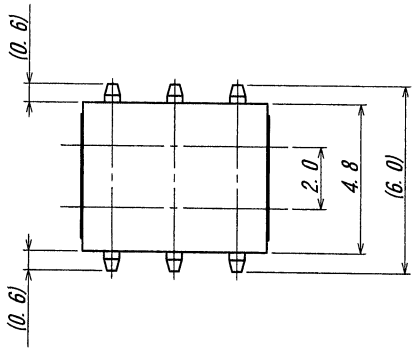
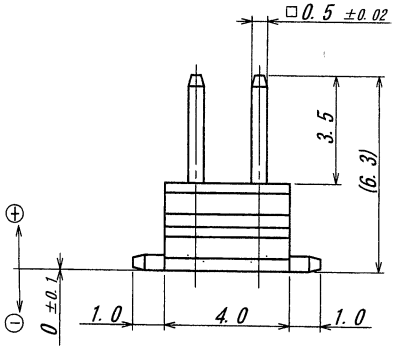
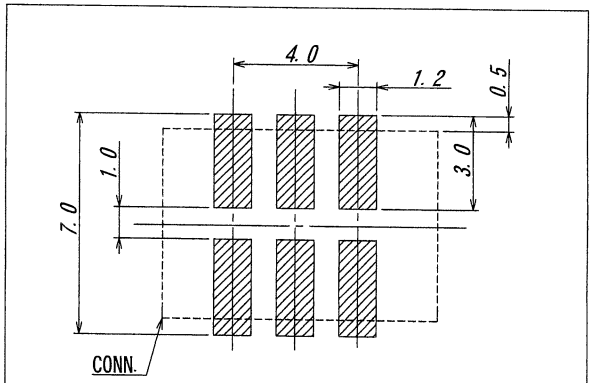
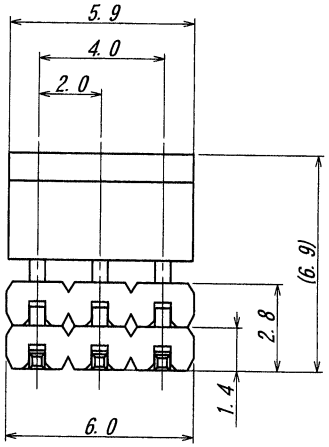


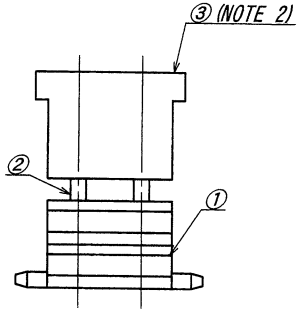


キャップ嵌合前図
BEFORE MATING THE CAP



推奨基板寸法
PCB SIZE (VIEW OF PARTS INSTALL)
一般公差/GENERAL TOLERANCE: ±0.05





NOTE

1. コプラナリティ/COPLANARITY : 0.12mmMAX.
2. キャップ位置/THE CAP :
   製品中央に取り付けてある事。
   MATED ON THE CENTER OF THE PRODUCT.
3. ブリスターが発生する可能性があります。
   THERE IS A POSSIBILITY THAT THE BLISTER OCCUR.

ISSUED '12.10.09 IRISO ENG. DEPT.

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
△					
△					
△					
△					
△					
△					
△	42407	RELEASED	Y.K	MT	'12-10-4

MATERIAL 材質
①ﾊｳｼﾞﾝｸﾞ/BASE:ｶﾞﾗｽ入り46ナイロン樹脂/GLASS FILLED 46NYLON 自然色(ｱｲﾎﾞﾘｰ)/NATURAL (IVORY), UL94V-0
②端子/PIN:黄銅/BRASS
③ｷｬｯﾌﾟ/CAP:ｶﾞﾗｽ入り66ナイロン樹脂/GLASS FILLED 66NYLON 灰色/GLAY, UL94V-0

FINISH 仕上げ
②:前めっき/PRE-PLATE
ニッケル下地めっき/OVER NICKEL PLATE 2.0μm.
金めっき/GOLD PLATE 1.0μm.

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.3
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度 /
UNIT 単位 mm
DR '12-10-4 Y. Kitagawa
DSN '12-10-4 Y. Kitagawa
CHK '12-10-4 T. Nagi
APP 2012-10-4 Y. Iwaki

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9261シリーズ ピンヘッダー
SERIES 9261 PIN HEADER

EDP No

PARTS No 部番
9261B-2-06Z053-GF

DWG No 図番
IMSA-9261B-2-06Z053-GF

REV. 0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。