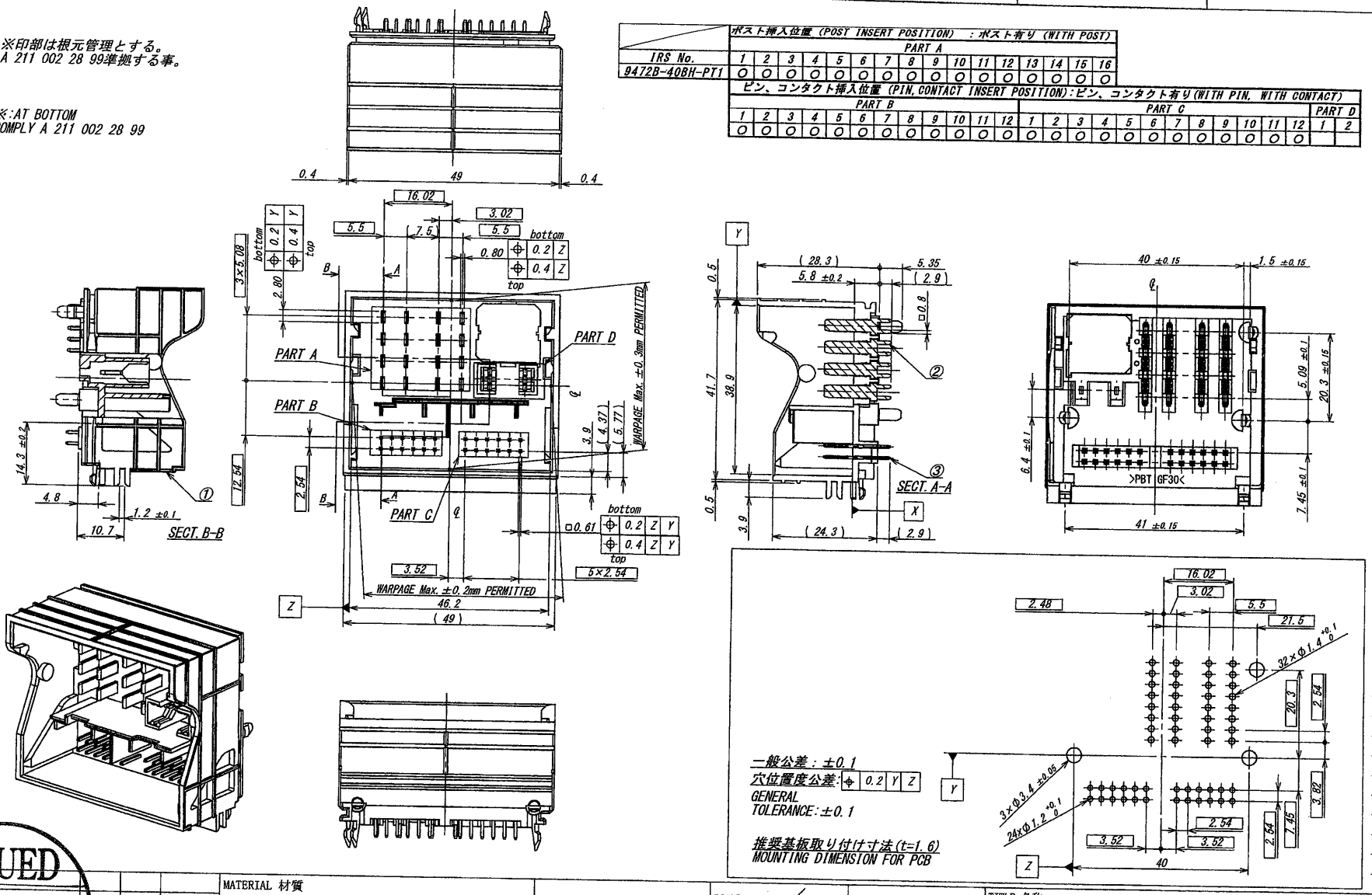
仕様
1. ※印部は根元管理とする。
2. A 211 002 28 99準拠する事。

NOTE
1. ※:AT BOTTOM
2. COMPLY A 211 002 28 99

IRS No.	ポスト挿入位置 (POST INSERT POSITION) : ポスト有り (WITH POST)															
	PART A															
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
9472B-40BH-PT1	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○

ピン、コンタクト挿入位置 (PIN, CONTACT INSERT POSITION) : ピン、コンタクト有り (WITH PIN, WITH CONTACT)																									
PART B												PART C												PART D	
1	2	3	4	5	6	7	8	9	10	11	12	1	2	3	4	5	6	7	8	9	10	11	12	1	2
○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○		



一般公差 : ±0.1
穴位置度公差: ⌖ 0.2 Y Z
GENERAL TOLERANCE: ±0.1

推奨基板取り付け寸法 (t=1.6)
MOUNTING DIMENSION FOR PCB

ISSUED
'13.3.-4
IRISO
ENG. DEPT.

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
0	43467	RELEASED	Sheng	You	'12-10-24

MATERIAL 材質
①ベース : PBT GF30% 黒色 UL94 HB
BASE : PBT GF30% BLACK UL94 HB
②ポスト/POST : 黄銅/BRASS (t=0.8)
③ピン/PIN : 黄銅/BRASS (□0.61)

FINISH 仕上げ
②錫前めっき, リフロー処理/TIN PLATE (PRE-PRATE) 1~1.5μm
③ニッケル下地めっき/OVER Ni PLATED 1μm MIN.
錫めっきリフロー処理/TIN PRE-PLATED 2μm MIN.

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.3
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度 /
UNIT 単位 mm
DR '12-10-24 Shenghui
DSN '12-10-24 Shenghui
CHK '13-2-28 Yougijin
APP '13/02/28

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9472シリーズ ピンヘッダー
SERIES 9472 PIN HEADER

EDP No

PARTS No 部番 9472B-40BH-PT1

DWG No 図番 IMSA-9472B-40BH-PT1

REV. 0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業 (株) の所有する情報を含むもので当社の許可なく複製を禁止する。

REDUSED COPY