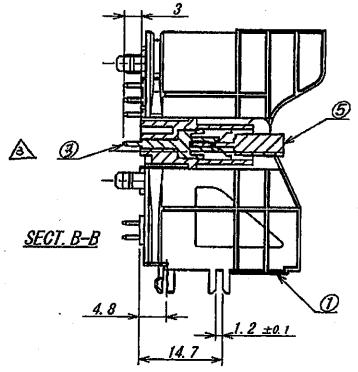
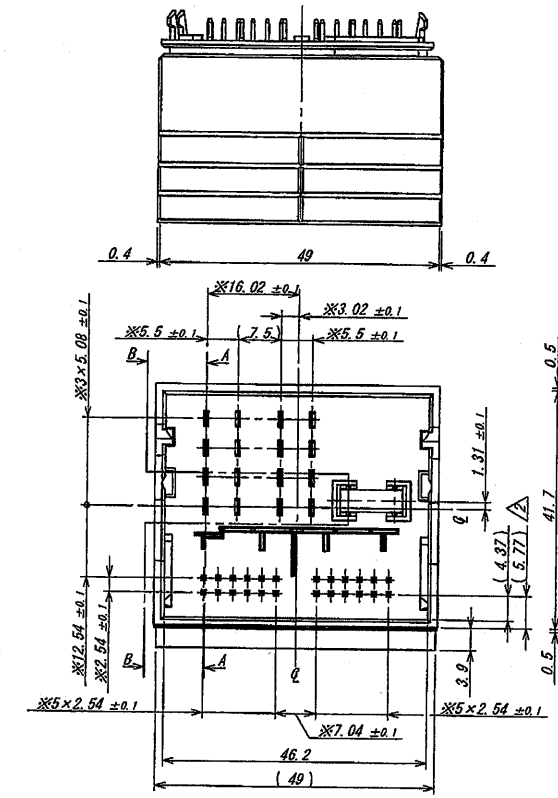
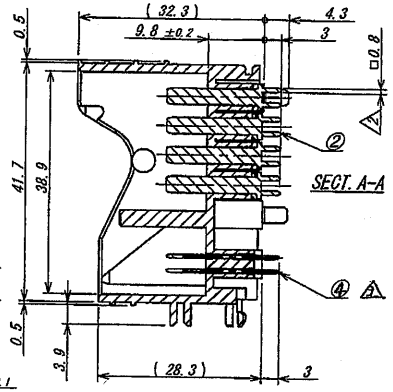
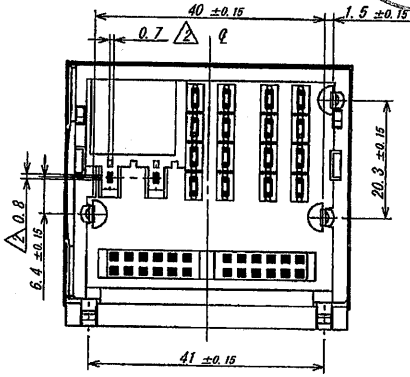
仕様
1. ※印部は根元管理とする。

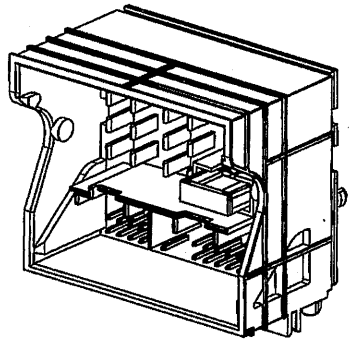
NOTE
1. ※:AT BOTTOM

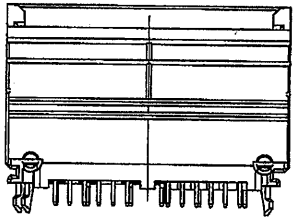


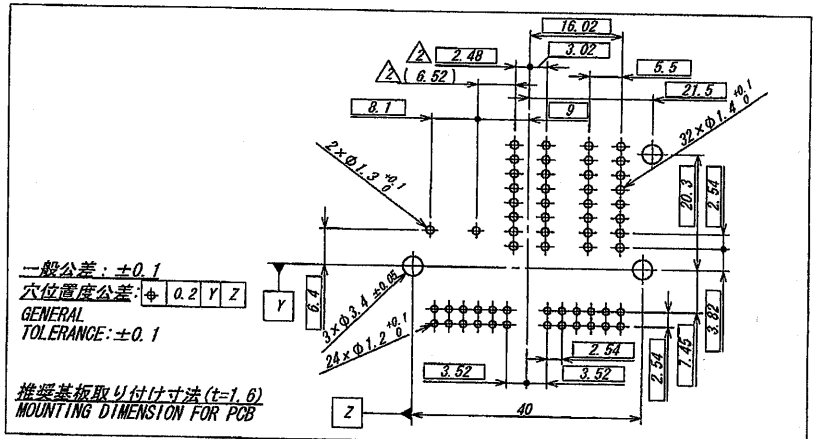












LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
△					
△					
△					
△					
△					
△					
△b	33627	REVISED	Sheng	4.W	'08-8-13
△a	—	REVISED	Sheng	4.W	'08-8-4

MATERIAL 材質
①ベース：66ナイロン GF30% 黒色 UL94 V-0
BASE : PA66 GF30% BLACK UL94 V-0
②ポスト/POST : 黄銅/BRASS (t=0.8)
③コンタクト/CONTACT : 黄銅/BRASS (t=0.7)
④ピン/PIN : 黄銅/BRASS (□0.61)
⑤ヒューズ /FUSE : 10A

FINISH 仕上げ
②③ニッケル下地めっき/OVER Ni PLATED 0.5~2μm.
半光沢錫めっき/TIN MATT PLATED 3~6μm.
④ニッケル下地めっき/OVER Ni PLATED 1μm MIN.
錫めっきリフロー処理/TIN PRE-PLATED 2μm MIN.

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.3
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度 /
UNIT 単位 mm
DR '08-8-4 Shenghui
DSN '08-6-6 Shenghui
CHK 08-8-5 U. Nakahashi
APP 08/8/5 T. Kimata

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称 9472シリーズ ピンヘッダー
SERIES 9472 PIN HEADER
EDP No
PARTS No 部番 9472B-42AJ-PT1
DWG No 図番 IMSA-9472B-42AJ-PT1
REV. 3

ISSUED '08.12-1 IRISO ENG. DEPT.

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。

REDUSED COPY