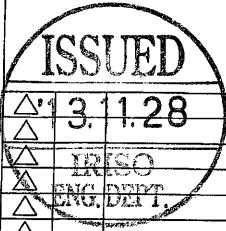


一般公差：±0.1  
 穴位置公差：0.2 Y Z  
 GENERAL TOLERANCE：±0.1  
 推奨基板取り付け寸法 (t=1.0)  
 MOUNTING DIMENSION FOR PCB



仕様  
 1. ※印部は根元管理とする。  
 2. 当該品はウィスカの発生を通常品よりも抑制する効果を持たせた製品ですが、ウィスカの発生を無くす事を保証する製品ではありません。  
 1. ※: AT BOTTOM  
 2. APPLICABLE PRODUCT HAS EFFECT TO SUPPRESS THE OCCURRENCE OF WHISKER THAN NORMAL. HOWEVER, IT IS NOT A PRODUCT THAT GUARANTEES THAT THERE IS NO OCCURRENCE OF WHISKER.



△ 3.11.28 IRISO ENG. DEPT.							MATERIAL 材質 ①ベース: PBT GF30% 黒色 UL94 HB BASE: PBT GF30% BLACK UL94 HB ②ポスト/POST: 黄銅/BRASS (t=0.8) ③コンタクト/CONTACT: 黄銅/BRASS (t=0.7) ④ピン/PIN: 黄銅/BRASS (□0.61) ⑤ヒューズ/FUSE: 20A	GENERAL TOLERANCES 一般公差 DIM 寸法 ± 0.3 ANGLE 角度 ± 5°	SCALE 尺度 / DR '13-11-14 Shenghui	UNIT 単位 mm	TITLE 名称 9472シリーズ ピンヘッダー SERIES 9472 PIN HEADER	
	KSXL	NOTE REV 37003 RELEASED	Sheng	Gyong	'13-11-14		FINISH 仕上げ ①鍍前めっき: リフロー処理/TIN PLATED 1.0~1.5μm. ②ニッケル下地めっき/OVER Ni PLATED 0.5~2μm. ③半光沢めっき/TIN MATT PLATED 3~6μm. ④ニッケル下地めっき/OVER Ni PLATED 1μm MIN. ⑤めっきリフロー処理/TIN PRE-PLATED 2μm MIN.	3RD. ANG. PROJ. 三角法 	CHK '13-11-20 Gong hanjing	APP Li Jun	EDP No DSU '09-8-25 Shenghui	
LTR 記号 ECN No	REVISION RECORD 記 号	DR	CHK	DATE 年月日				IRISO ELECTRONICS CO., LTD IIS 電子工業株式会社		PARTS No 部番 IMSA-9472B-42AQ-PT1	DWG No 図番 110-209472-003	REV. 1

DO NOT SCALE DRAWING.  
 THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業 (株) の所有する情報を含むもので当社の許可なく複製を禁止する。

