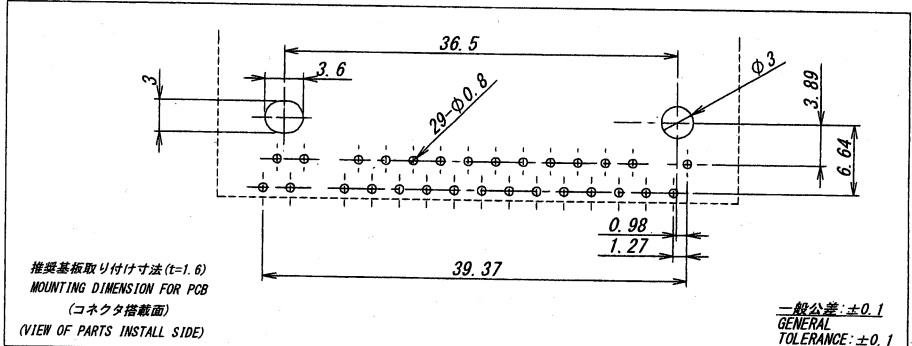
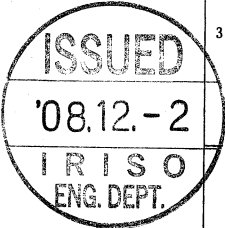


*挿入位置 (POST INSERT POSITION) : *あり (WITH POST)																															
PART A																															
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
*なし (WITHOUT POST)																															
PART B																															
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
*あり (WITH PIN)																															
PART C																															
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
*なし (WITHOUT POST)																															



33645 REVISID BCN No. REVISION RECORD DR. CHK. DATE Wu You '08-08-28 年 月 日	MATERIAL 材質	GENERAL TOLERANCES 一般公差 DIM 寸法 ± 0.3 ANGLE 角度 ± 3RD. ANG. PROJ. 三角法	SCALE 尺度	UNIT 単位 mm DR 08/28 '08 Wu liang CHK 08-8-28 Youqijun APP 08-3-28 4. Nakamoto	TITLE 名称
	FINISH 仕上げ		UNIT 単位		7972シリーズ ピンヘッダー
			UNIT 単位		EDP No
			UNIT 単位		PARTS No 部番
	① ベース : 66702樹脂 GF30% 黒色 UL94V-0 ② BASE : P666 GF30% BLACK UL94V-0 ③ ヒューズ : 15A ④ ポスト/POST : 黄銅/BRASS (t=0.61) ⑤ ピン/PIN 黄銅/BRASS (C70.64) ⑥ PCBポスト/PCB POST : 黄銅/BRASS (t=0.5) ⑦ PCBヒューズ/PCB FUSE : 黄銅/BRASS (t=0.5) ⑧ ヒューズ端子/FUSE CONTACT : 黄銅/BRASS (t=0.7) ⑨ PCB : UL94V-0 (t=1.6)				PARTS No 部番 9472B-58223-TM
	① ニッケル下地/OVER NICKEL PLATE : 1µmMIN. ② 鉛めっき下地/TIN PRE-PLATED (REFLOW) : 2µmMIN. ③ ニッケル下地/OVER NICKEL PLATE : 2µmMIN. ④ 半光沢鉛めっき/TIN MATT PLATE : 3~5µm				DWG No 図番 IRISO 9472B-58223-TM
					REV. 4

DO NOT SCALE DRAWING. THIS DRAWING CONTAINS PROPRIETARY INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION