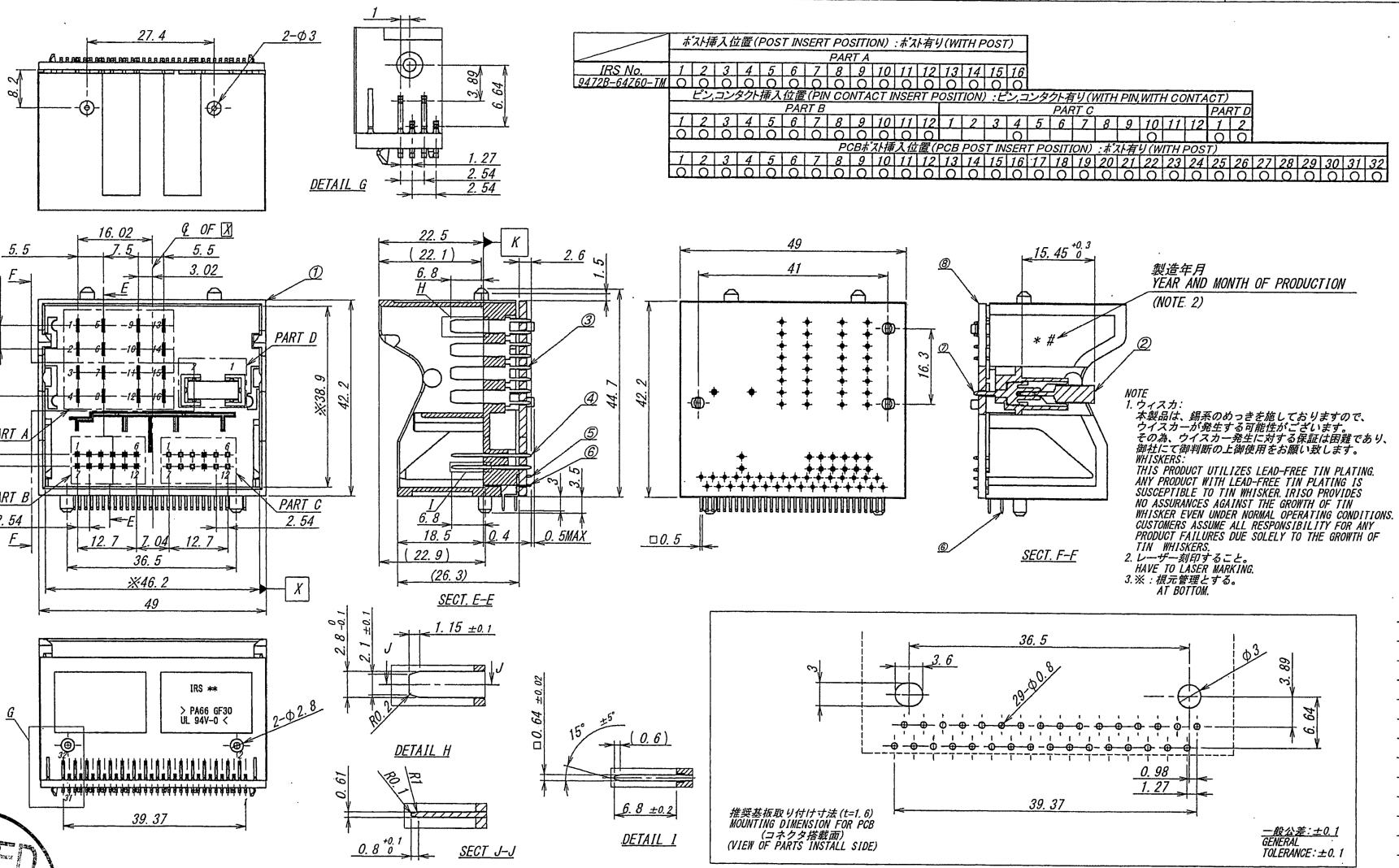

	PART A														
IRS No. 9472B-64Z60-TM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○

ピン,コンタクト挿入位置(PIN CONTACT INSERT POSITION) :ピン,コンタクト有り(WITH PIN,WITH CONTACT)

PART B												PART C												PART D	
1	2	3	4	5	6	7	8	9	10	11	12	1	2	3	4	5	6	7	8	9	10	11	12	1	2
○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○

PCBポスト挿入位置(PCB POST INSERT POSITION) :ポスト有り(WITH POST)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32
○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○	○

ISSUED
'17.5.11
IRISO
ENG.DEPT.

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
3	S3403	RELEASED	X.W	Gong	'17-05-04
2	—	SKETCHED	X.W	Shang	'16-10-24

MATERIAL 材質
① ベース : 66ナイロン樹脂 GF30% 黒色 UL94V-0
BASE : PA66 GF30% BLACK UL94V-0
② ヒューズ : 15A
③ ポスト/POST : 黄銅/BRASS (t=0.61)
④ ピン/PIN 黄銅/BRASS (□0.64)
⑤ PCBポスト/PCB POST : 黄銅/BRASS (t=0.5)
⑥ PCBポスト/PCB POST : 黄銅/BRASS (t=0.5)
⑦ ヒューズ端子/FUSE CONTACT : 黄銅/BRASS (t=0.7)
⑧ PCB:FR-4 UL94V-0 (t=1.6)

FINISH 仕上げ
③ 錫めっきリフロー処理/TIN PRE-PLATED(REFLOW) :1.0~1.5μm
④ ニッケル下地/OVER NICKEL PLATE : 1μmMIN.
錫めっきリフロー処理/TIN PRE-PLATED(REFLOW) :2μmMIN.
⑤⑥⑦ ニッケル下地/OVER NICKEL PLATE : 2~3μm
半光沢錫めっき/TIN MATT PLATE :3~5μm

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.3
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度	/	UNIT 単位	mm
DR	'16-10-24 Xuwei	DSN	'12-08-16 Shenghui
CHK	'16-10-24 Shenghui	APP	'16-10-25 Zhangjunhui

IRISO ELECTRONICS CO.,LTD
イリソ電子工業株式会社

TITLE 名称
9472シリーズ ピンヘッダー
SERIES 9472 PIN HEADER

EDP No

PARTS No 部番
IMSA-9472B-64Z60-TM

DWG No 図番
110-409472-822

REV. 1

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業(株)の所有する情報を含むもので当社の許可なく複製を禁止する。