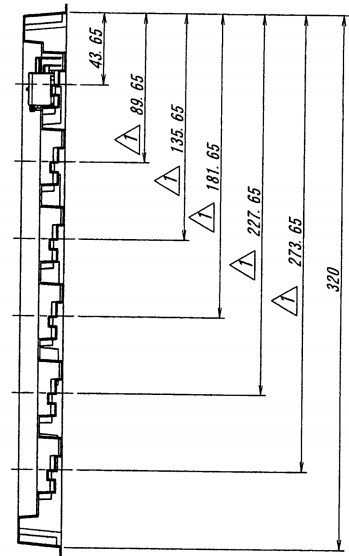
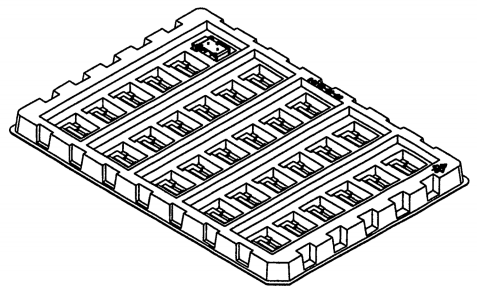
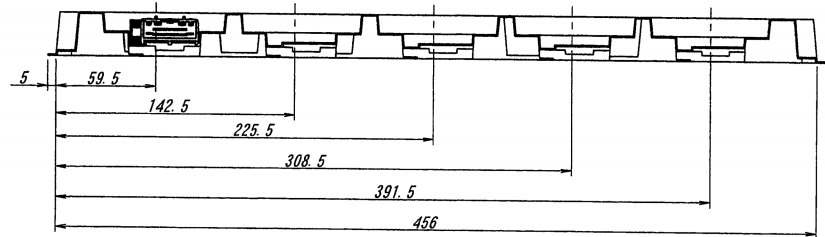


NOTE
 △ 1. 梱包数量/PACKING QUANTITY : 30 PCS/TRAY

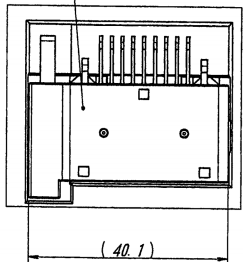


SECT. E-E

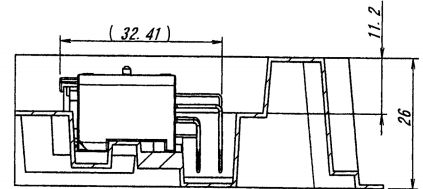
IMS-9491B-20Z006-TW



SECT. D-D



DETAIL. C



DETAIL. G

ISSUED
 16.5.19
 IRISO
 ENG. DEPT.

△		16.5.19		MATERIAL 材質		GENERAL TOLERANCES 一般公差		SCALE 尺度		UNIT 単位		TITLE 名称	
△		IRISO		PS, t=0.8, 黒色/BLACK		DIM 寸法 ± 0.5		DR '15-11-26		MM		9491シリーズピンヘッダー ブリスター梱包	
△		ENG. DEPT.		帯電防止トレイ/ANTISTATIC TRAY		ANGLE 角度 ± 3°		DSN '15-10-26				SERIES 9491 PIN HEADER BLISTER PACKING	
△						3RD. ANG. PROJ. 三角法		CHK '15-11-26		Y. Takehana K. Shimoide		EDP No	
△		RELEASED		FINISH 仕上げ				APP		K. Chiba 1/26 '15 Jm a		PARTS No 部番	
△		REVISED								IRISO ELECTRONICS CO., LTD		IMS-9491B-20Y506	
△		SKETCHED								イリソ電子工業株式会社		DWG No 図番	
△		REVISED RECORD										120-409491-861	
△		記										REV. 2	

DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。

