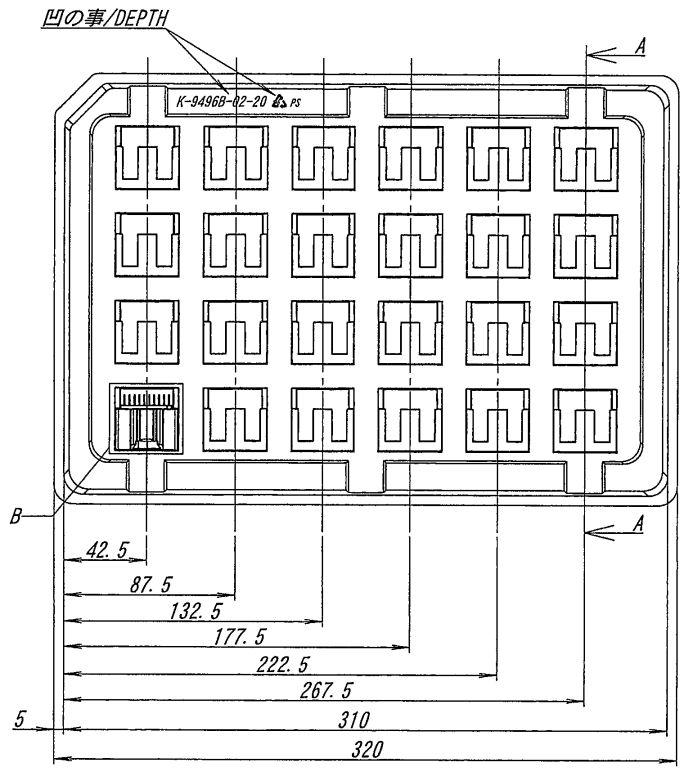
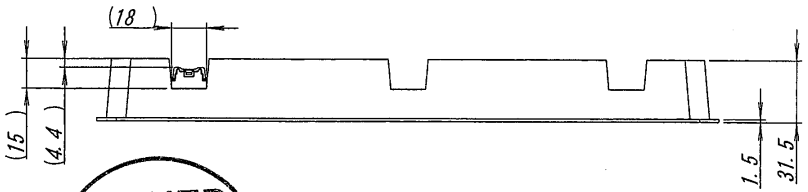
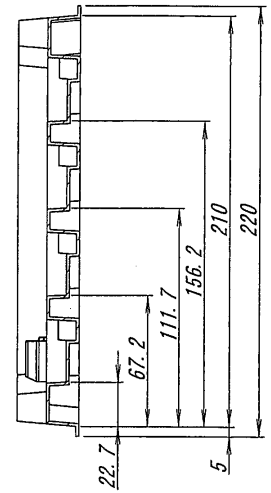
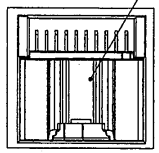



SECT. A-A

NOTE:
1. 梱包数量/UNIT QUANTITY:24ヶ/面




DETAIL. B

ISSUED
'17.10.31
IRISO
ENG.DEPT.

| LTR 記号 | ECN No | REVISION RECORD 記事 | DR | CHK | DATE 年月日 |
|---|---|---|---|---|---|
| △ | | | | | |
| △ | | | | | |
| △ | | | | | |
| △ | | | | | |
| △ | | | | | |
| △ | | | | | |
| △ | 53903 | RELEASED | N. A | M. T | '17-8-22 |

MATERIAL 材質
PS t=1.5
黒色/BLACK
帯電防止材入り/ELECTRIC PROTECT MATERIAL
(絶縁抵抗/INSULATE RESISTANCE $10^{4}$~$10^{8}\Omega$/300mm)

FINISH 仕上げ

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.5
ANGLE 角度 ± 5°

3RD. ANG. PROJ. 三角法

SCALE 尺度 —
UNIT 単位 mm
DR '17-8-22 N. Osui
DSN '2017-8-4 Fengsang
CHK '17.8.22 M. Takaki
APP '17-8-22 M. Takaki

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9496 シリーズ ピンヘッダー ブリスター梱包品
SERIS 9496 PIN HEADER BLISTER PRODUCT

EDP No

PARTS No 部番
IMSA-9496B-20Y501

DWG No 図番 120-409496-625
REV. 0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。