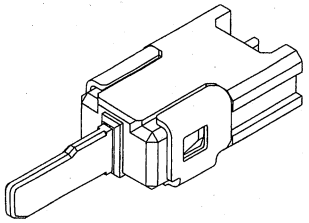
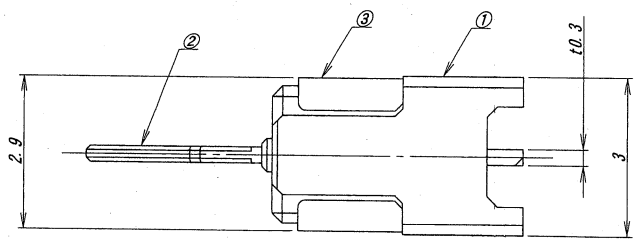
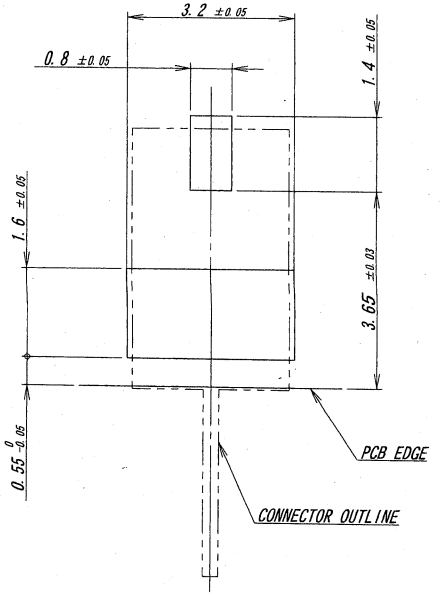
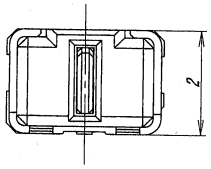
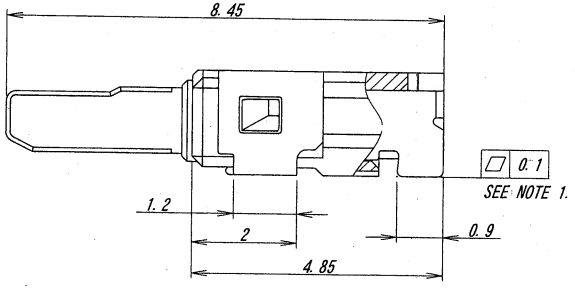


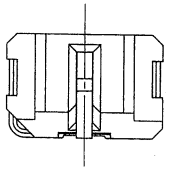


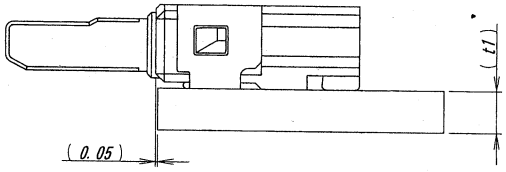


推奨基板図
RECOMMENDED PCB LAYOUT

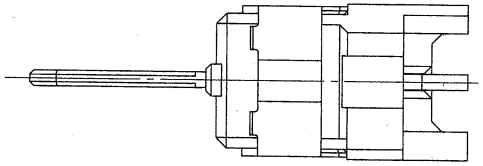








基板実装図
PCB MOUNT FIG.



注記. /NOTES.
1. SMT端子のコプラナリティは0.1以下とする。
COPLANALITY OF SMT TERMINAL IS 0.1 MAX.

ISSUED

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
2					
1	39007	REVISED	Y.O	Y.O	'11/1/11
0	—	RELEASED	Y.O	Y.O	'10/7/30

MATERIAL 材質
①ベース：耐熱性プラスチック (UL94 V-0)
BASE : HIGH TEMPERATURE THERMOPLASTIC (UL94 V-0)
②ポスト：銅合金
POST : COPPER ALLOY
③補強金具：銅合金
METAL PLATE : COPPER ALLOY

FINISH 仕上げ
②ポスト/POST
全面/ALL OVER : Au PLATING
③補強金具/METAL PLATE
全面/ALL OVER : Sn PLATING

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.3
ANGLE 角度 ± 2°

3RD. ANG. PROJ. 三角法

SCALE 尺度 N/A
UNIT 単位 mm
DR '11/1/11 Y. Ohkuma
DSN '10/7/30 Y. Ohkuma
CHK '11-1-11
APP '11-1-18

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9776シリーズ プラグ
SERIES 9776 PLUG

EDP No

PARTS No 部番
IMSA-9776B-01A-GFA

DWG No 図番
110-209776-001

REV. 1

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。

REDUSED COPY