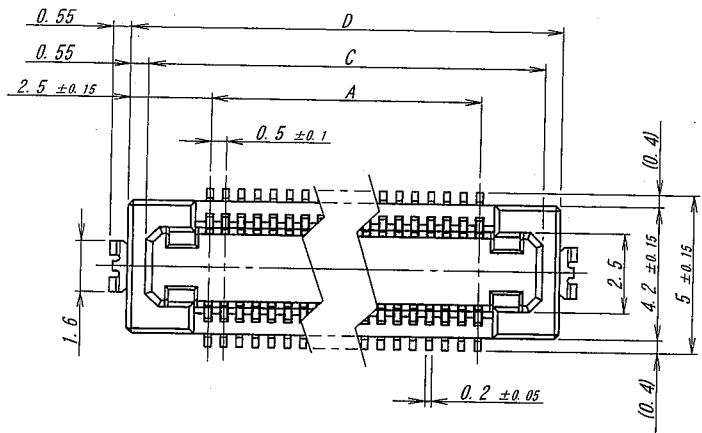


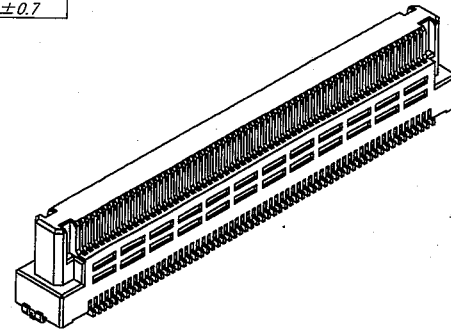
A B C D E F G H



公差指示なき部分の寸法差
DIMENSION GAP

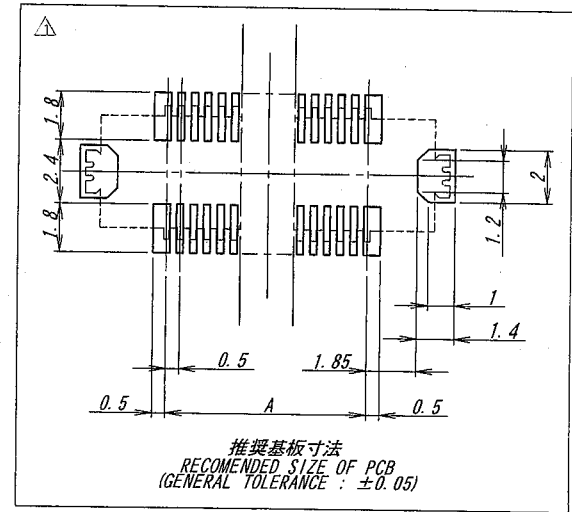
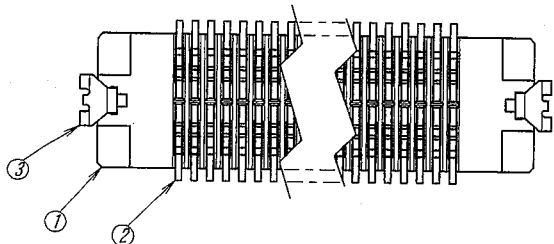
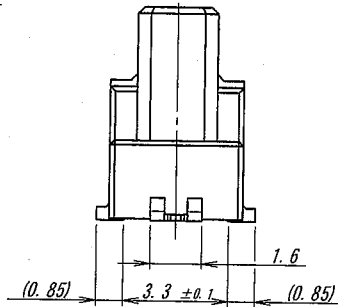
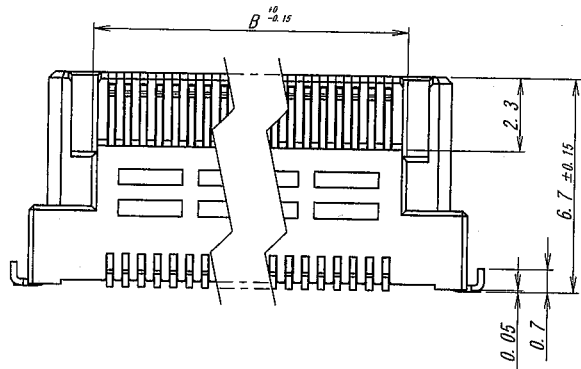
寸法区分 SECTION	公差 DIM.
$X < 1mm$	± 0.15
$1mm \leq X \leq 6mm$	± 0.2
$6mm < X \leq 18mm$	± 0.3
$18mm < X \leq 50mm$	± 0.5
$50mm < X \leq 120mm$	± 0.7

極数/CKT.	部品番号/PARTS No.	A	B	C	D	EDP No.
122	9832S-122F-GF	30.0	31.2	33.9	35.0	06079597



NOTE.

1. 端子・補強板の相互のバラツキ: 0.1 MAX.
COPLANARITY: 0.1MAX.
2. 推奨基板寸法 (公差: ± 0.05) 下図参照
PCB SIZE (TOLERANCE: ± 0.05): SEE BELOW FIG.



△					MATERIAL 材質	GENERAL TOLERANCES 一般公差	SCALE 尺度 /	UNIT 単位 mm	TITLE 名称
△					① ハウジング: 耐熱性樹脂, 自然色, UL94V-0 HOUSING: HEAT RESISTING PLASTICS, NATURAL, UL94V-0	DIM 寸法 ± SEE CHART	DR 05/17/11	DSK 05/12/12	9832シリーズ ソケット SERIES 9832 SOCKET
△					② コンタクト: リン青銅 CONTACT: PHOSPHOR BRONZE	ANGLE 角度 ± CHART	S. Matsuyuki	S. Matsuyuki	EDP No
△					③ 補強板: リン青銅 METAL FLANGE: PHOSPHOR BRONZE		CHK J. Ura	APP 05/12/12	上表参照・SEE CHART
△					FINISH 仕上げ	3RD. ANG. PROJ. 三角法	J. Ura	APP 05/12/12	PARTS No 部番
△					② ニッケル下地金めっき COVER NI PLATE, GOLD PLATE		IRISO ELECTRONICS CO., LTD		9832S-**F-GF
△					③ 錫リフロー (前めっき) TIN REFLOW PLATE (PRE-PLATE)		IRISO 電子工業株式会社		DWG No 図番
△	2249z	REVISED	S.M	J.Ura	05/17/11				IMSA-9832S-**F-GF
△	ECN No	REVISION RECORD	DR	CHK	DATE				REV.

DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業(株)の所有する情報を含むもので当社の許可なく複製を禁止する。

REVISION CONTROL