



仕様

- △ 1. コプラナリティー : 0.1MAX
- 2. 推奨基板寸法 (公差 ± 0.05) 下図参照

NOTE

- 1. COPLANARITY : 0.1MAX
- 2. PCB SIZE (DIMENSION : ± 0.05) : SEE BELOW FIG.

ISSUED
 '10.8.31
 IRISO
 ENG. DEPT.

LTR	ECN NO	REVISION RECORD	DR	CHK	DATE
52837		REVISED	S.Y	MT	'10-8-17

MATERIAL 材質 △
 ① ベース: ガラス入りPTナイロン, UL94V-0, 自然色
 ① BASE: GLASS FILLED 9TNYLON
 UL94V-0, NATURAL
 ② ポスト/POST: リン青銅/PHOSPHOR BRONZE
 FINISH 仕上げ
 ニッケル下地メッキ/OVER NICKEL PLATE : 2μmMIN.
 金めっき/GOLD PLATE : 0.1μmMIN.

GENERAL TOLERANCES 一般公差
 DIM 寸法 ± 上表参照
 ANGLE 角度 ± SEE CHART
 3RD. ANG. PROJ. 三角法

SCALE 尺度 / 単位 mm
 DR '10-8-17
 Yamagata
 Takeda
 CHK YJ
 8/20 M. TAKA A U. Nakahashi
 IRISO ELECTRONICS CO., LTD.
 IIV電子工業株式会社

TITLE 名称
 9841シリーズ プラグ(可動タイプ)
 SERIES 9841 PLUG (FLOATING TYPE)
 EDP No
 PARTS No 部番
 9841B-***C-GF
 DWG No 図番
 IMSA-9841B-***C-GF
 REV. 6