



仕様
 1. コプラナリティー: 0.1MAX. △
 2. 推奨基板寸法 (公差±0.05) 下図参照

NOTE
 1. COPLANARITY: 0.1MAX. △
 2. PCB SIZE (DIMENSION: ±0.05) : SEE BELOW FIG.

公差指示なき部分の寸法差 TOLERANCE GAP	公差 TOL.
寸法区分 SECTION	
X < 1mm	±0.15
1mm ≤ X ≤ 6mm	±0.2
6mm < X ≤ 18mm	±0.3
18mm < X ≤ 50mm	±0.5
50mm < X ≤ 120mm	±0.7

ISSUED
 10.9.17
 ARISO
 ENG. DEPT

LTR 記号	BCN NO	REVISION RECORD 記	DR	CHK	DATE 年月日
△ 37267		REVISED	SY	MT	'10-9-14

MATERIAL 材質
 ① ベース: ガラス入り9Tナイロン樹脂 黒色 UL94V-0
 ① BASE: GLASS FILLED 9TNYLON UL94V-0 COLOR: BLACK
 ② ポスト: リン青銅 (t=0.2)
 ② POST: PHOSPHOR BRONZE (t=0.2)

FINISH 仕上げ
 ニッケル下地つき/ OVER NICKEL PLATE 2μmMIN.
 金のつき/ GOLD PLATE 0.1μmMIN.

GENERAL TOLERANCES 一般公差
 DIM 寸法 ± 上表参照
 ANGLE 角度 ± SEE CHART

3RD. ANG. PROJ. 三角法

SCALE 尺度 / UNIT 単位 mm

DR '10-9-14 Yamagata J. Koshino
 CHK 〇 〇 K. Takagi U. Nakahashi

IRISO ELECTRONICS CO., LTD.
 伊豆電子工業株式会社

TITLE 名称
 9842シリーズ プラグ (可動タイプ)
 SERIES 9842 PULG (FROATING TYPE)

EDP No △

PARTS No 部番
 9842B-**A-GF

DWG No 図番
 IMSA-9842B-**A-GF

REV. 3