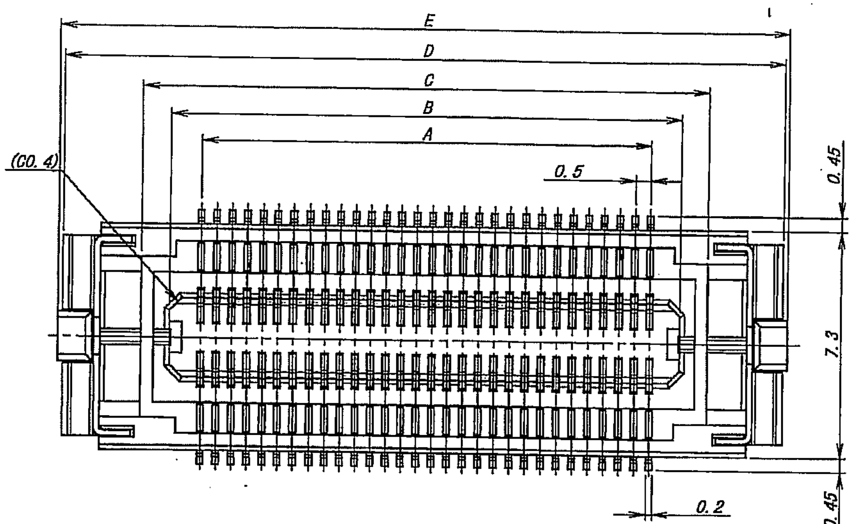
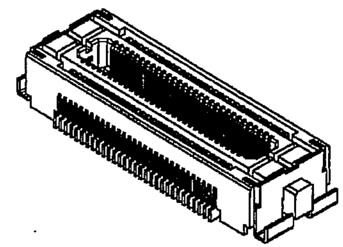
公差指示無き部分の寸法差	
DIMENTION GAP	
寸法区分	公差
SECTION	DIM.
X< 1mm	±0.15
1mm<X≦ 6mm	±0.2
6mm<X≦ 18mm	±0.3
18mm<X≦ 50mm	±0.5
50mm<X≦120mm	±0.7

極数/CKT	部品番号/PARTS No.	A	B	C	D	E	EDP No.
30	9842B-30B-GF	7.0	9.0	10.8	15.8	16.1	06079185
40	9842B-40B-GF	9.5	11.5	13.3	18.3	18.6	
50	9842B-50B-GF	12.0	14.0	15.8	20.8	21.1	
60	9842B-60B-GF	14.5	16.5	18.3	23.3	23.6	06079188
70	9842B-70B-GF	17.0	19.0	20.8	25.8	26.1	
80	9842B-80B-GF	19.5	21.5	23.3	28.3	28.6	06079190
90	9842B-90B-GF	22.0	24.0	25.8	30.8	31.1	
100	9842B-100B-GF	24.5	26.5	28.3	33.3	33.6	06079192



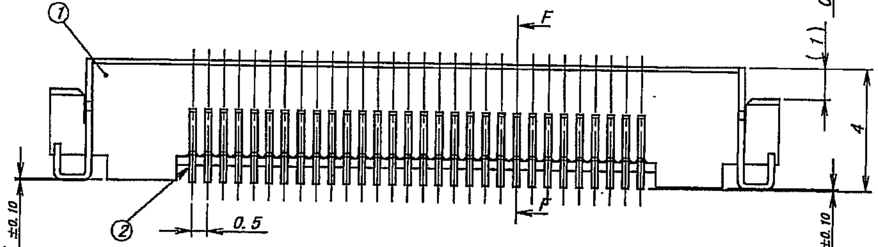


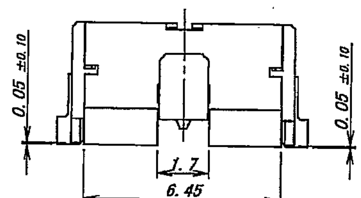
NOTE

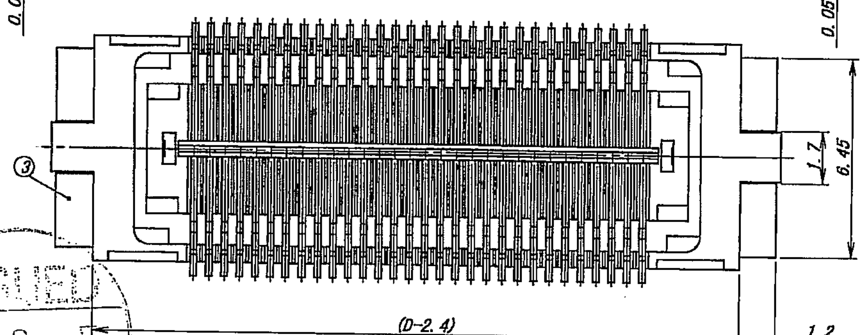
1. 端子相互のバラツキ：0.1MAX.

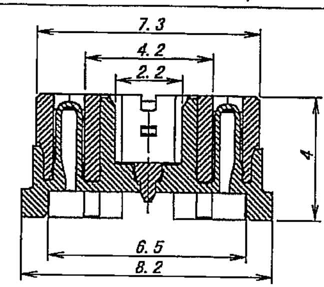
NOTE

1. COPLANARITY : 0.1MAX.

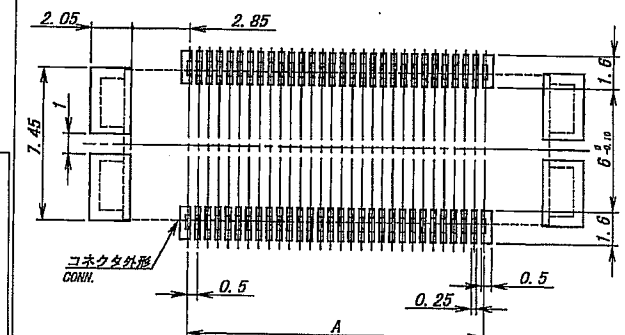








SECT F-F



推奨基板寸法
一般公差：±0.05 （マウント面）
RECOMMENDED PCB SIZE
GENERAL TORERANCE : ±0.05(MOUNTING SIDE)

ISSUED 2004. 2. 5 ISO DEPT.

記号 LTR	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
0	000R5	RELEASED	J.Uma	I.K	'04. 2. 2

MATERIAL 材質
①ベース：耐熱性樹脂、UL94V-0
②ポスト：銅合金
③金具：銅合金
①BASE : HEAT RESISTING PLASTICS, UL94V-0
②POST : COPPER ALLOY
③MOUNTING METAL : COPPER ALLOY

FINISH 仕上げ
②ポスト：金めっき
③金具：スズ-銅めっき
②POST : GOLD PLATE
③MOUNTING METAL : TIN-COPPER PLATE

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 上表参照 SEE SHART
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度: /
UNIT 単位: mm
DR: 2/2 '04 J.Uma
DSN: 10/10 '03 J.Uma
CHK: 2/3 '04 I.Kimata
APP: 2/4 '04 [signature]

IRISO ELECTRONICS CO.,LTD
イリソ電子工業株式会社

TITLE 名称: 9842シリーズ プラグ SERIES 9842 PLUG
EDP No: 上表参照・SEE SHART
PARTS No 部番: 9842B-**B-GF
DWG No 図番: IMSA-9842B-**B-GF
REV. 0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する機密を含むもので当社の許可なく複製を禁止する。

REDUSED COPY