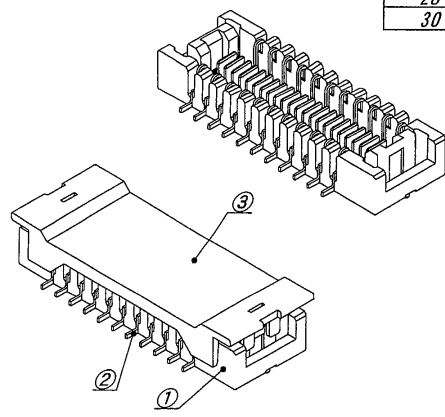
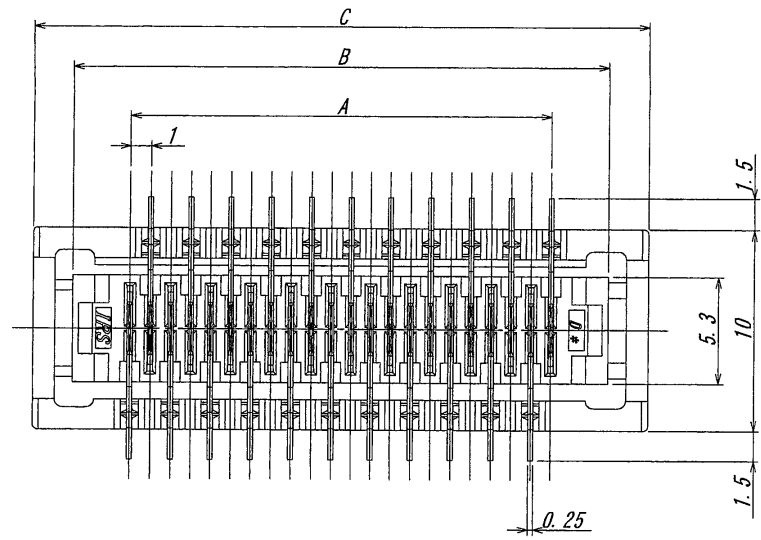


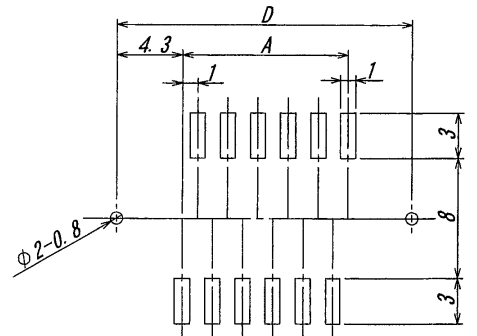
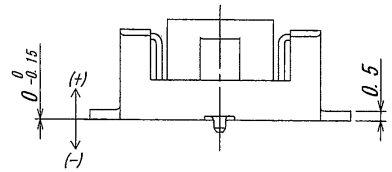
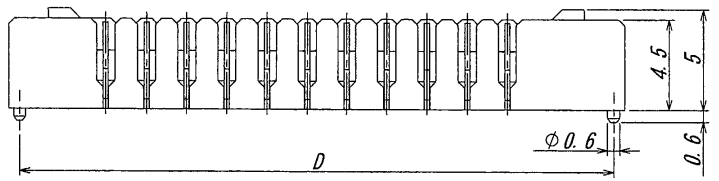
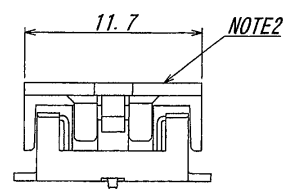
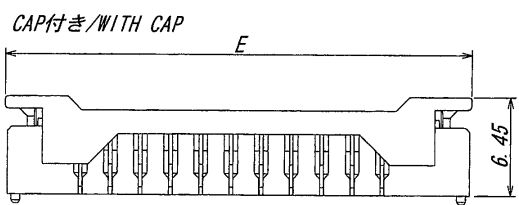
A B C D E F G H

極数/CKT	部品番号/PARTS No.	A	B	C	D	E
28	9851B-28M-GF	27.0	32.7	36.7	35.6	37.0
30	9851B-30M-GF	29.0	34.7	38.7	37.6	39.0



NOTE
 1. コプラナリティ : 0.15 max.
 2. 本製品は“キャップ付”
 3. キャップはリフロー後、ブリストアの発生があります。

NOTE
 1. COPLANARITY : 0.15 max.
 2. THE PRODUCT IS “WITH CAP” VERSION.
 3. AFTER THE REFLOW, BLISTER IS GENERATED BY THE CAP.



推奨基板寸法/RECOMMENDED PCB SIZE
 一般公差/GENERAL TOLERANCE : ±0.05
 基板厚/THICKNESS OF PCB : 1.6mm
 (マウント面/MOUNTING SIDE)

ISSUED
 16.4.27
 IRISO
 ENG.DEPT

MATERIAL 材質 ①ベース : ガラス入りLCP樹脂 黒色 UL94V-0 ②端子 : リン青銅 (t=0.25) ③キャップ : ガラス入りPTナイロン 自然色 (白) UL94V-0 ④BASE : GLASS FILLED LCP BLACK UL94V-0 ⑤POST : PHOSPHOR BRONZE (t=0.25) ⑥CAP : GLASS FILLED PTNYLON NATURAL (WHITE) UL94V-0 FINISH 仕上げ ニッケル下地めっき/OVER NICKEL PLATE : 2μm MIN. 金めっき/GOLD PLATE : 0.1μm MIN.				GENERAL TOLERANCES 一般公差 DIN 寸法 ± 0.3 ANGLE 角度 ±		SCALE 尺度 / UNIT 単位 MM DR '16-4-25 DR. Ogawa APP 2016.4.26 CHK 76 M. Takagi Y. Sasaki		TITLE 名称 9851シリーズ プラグ SERIES 9851 PLUG	
3RD. ANG. PROJ. 三角法				IRISO ELECTRONICS CO., LTD 伊弉電子工業株式会社		EDP No PARTS No 部番 IMSA-9851B-**-M-GF			
DWG No 図番 110-409851-059				REV. 1					

DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、伊弉電子工業(株)の所有する情報を含むもので当社の許可なく複製を禁止する。

IRISO ELECTRONICS CO., LTD