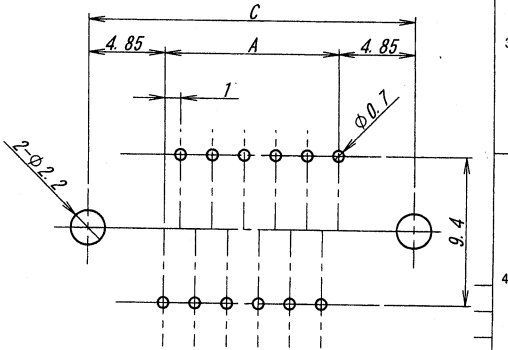
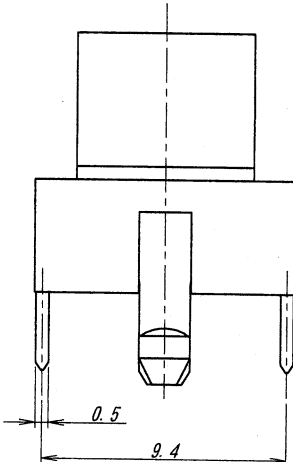
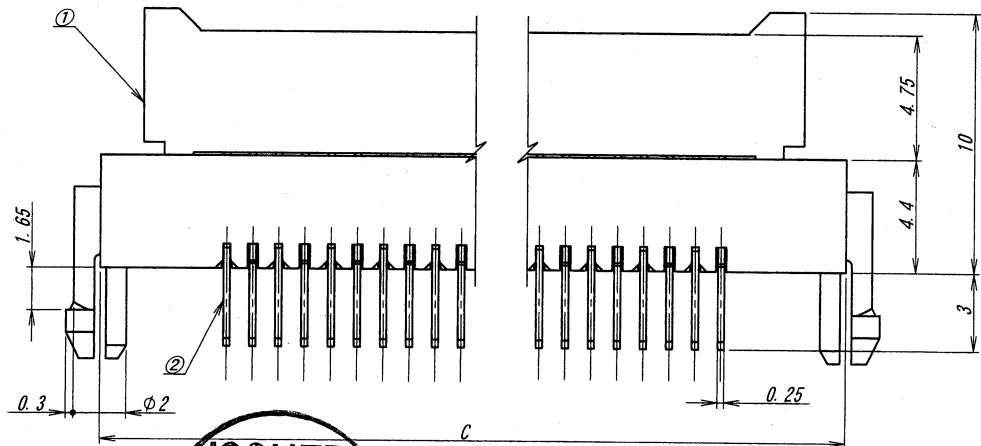


極数/CKT	部品番号/PARTS No.	A	B	C
6	9855B-06B-GF	5.0	11.4	14.7
8	9855B-08B-GF	7.0	13.4	16.7
10	9855B-10B-GF	9.0	15.4	18.7
12	9855B-12B-GF	11.0	17.4	20.7
14	9855B-14B-GF	13.0	19.4	22.7
16	9855B-16B-GF	15.0	21.4	24.7
18	9855B-18B-GF	17.0	23.4	26.7
20	9855B-20B-GF	19.0	25.4	28.7
22	9855B-22B-GF	21.0	27.4	30.7
24	9855B-24B-GF	23.0	29.4	32.7
26	9855B-26B-GF	25.0	31.4	34.7
28	9855B-28B-GF	27.0	33.4	36.7
30	9855B-30B-GF	29.0	35.4	38.7



推奨基板寸法
 一般公差 : ±0.05 基板厚 : 1.6mm
 (マウント面)
 RECOMMENDED PCB SIZE
 GENERAL TOLERANCE : ±0.05
 THICKNESS OF PCB : 1.6mm
 (MOUNTING SIDE)

ISSUED
 '09.7.23
IRISO
 ENG. DEPT.

△ △ △ △ △ △ △	MATERIAL 材質		GENERAL TOLERANCES 一般公差	SCALE 尺度	UNIT 単位	TITLE 名称
	①ベース : ガラス入り46ナイロン樹脂 黒色 UL94V-0 ②端子 : リン青銅 (t=0.25) ③BASE : GLASS FILLED 46NYLON BLACK UL94V-0 ④POST : PHOSPHOR BRUNZE (t=0.25)		DIM 寸法 ± 0.3	DR 09 21 K.Kobayashi	mm	9855シリーズ プラグ SERIES 9855 PLUG
	FINISH 仕上げ		ANGLE 角度 ±	CHK 09 21 M. TAKAI	DSN '02 18 F.nara	EDP No
ニッケル下地めっき/OVER Ni PLATE : 2μm MIN 金めっき/Au PLATE : 0.1μm 封孔処理剤/SEALING TREATMENT		3RD. ANG. PROJ. 三角法		APP '09.7.21	PARTS No 部番	
3RD. ANG. PROJ. 三角法 				4. J. Sasaki	9855B-**B-GF	
LTR 記号 ECN No REVISTION RECORD 記 事 DR K.K CHK H.T DATE '09-7-21 年 月 日				IRISO ELECTRONICS CO., LTD イリス電子工業株式会社	DWG No 図番	MSA-9855B-**B-GF
					REV. 0	

DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリス電子工業 (株) の所有する情報を含むもので当社の許可なく複製を禁止する。

REDUCED COPY