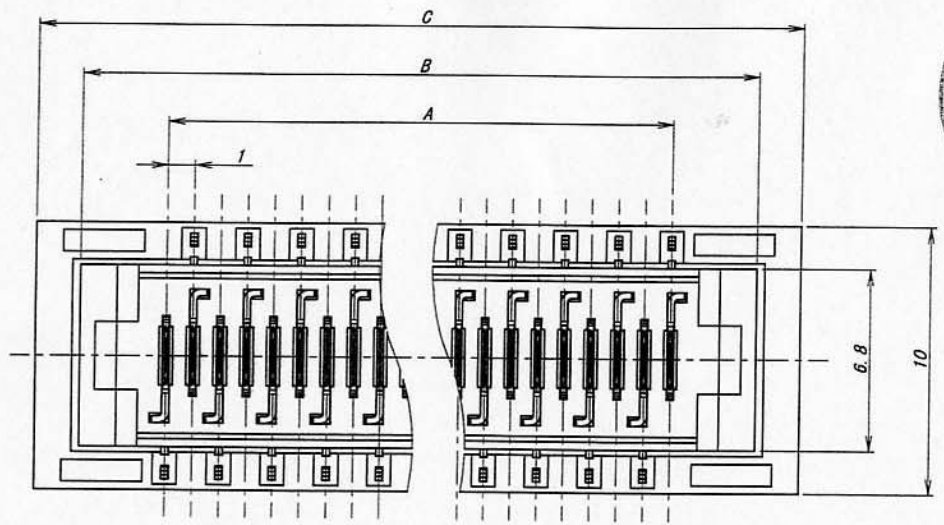
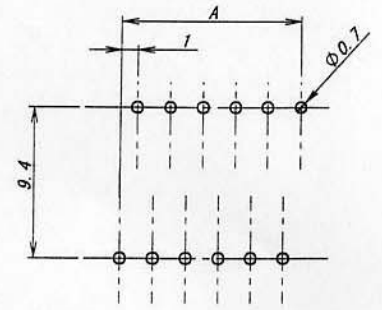
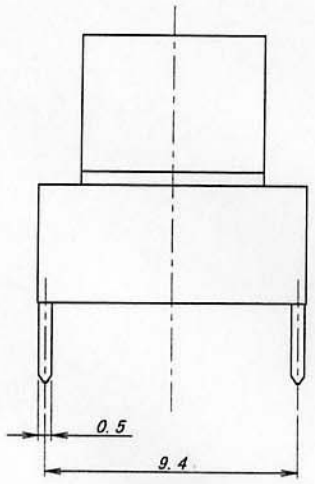
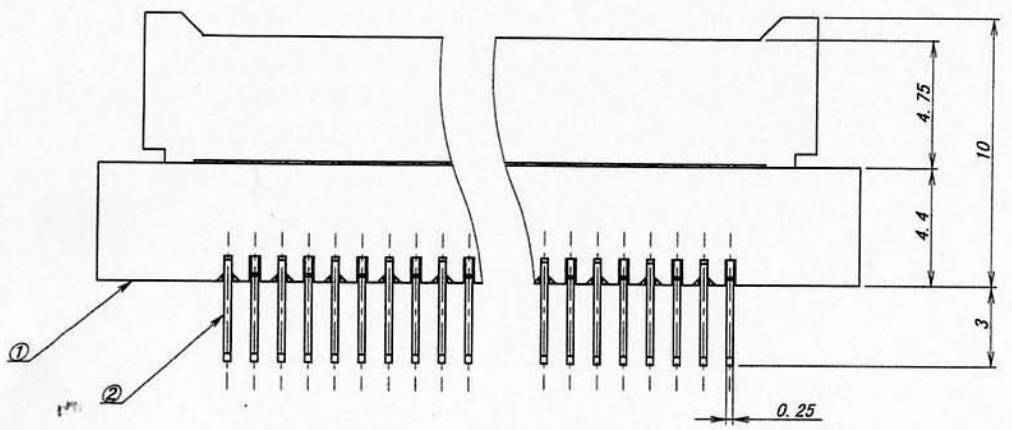
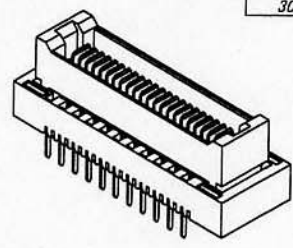


A B D E F G H



種数/CKT	部品番号/PARTS No.	A	B	C	EDP No.
6	9855B-06D-T	5.0	11.4	14.7	
8	9855B-08D-T	7.0	13.4	16.7	
10	9855B-10D-T	9.0	15.4	18.7	
12	9855B-12D-T	11.0	17.4	20.7	
14	9855B-14D-T	13.0	19.4	22.7	
16	9855B-16D-T	15.0	21.4	24.7	
18	9855B-18D-T	17.0	23.4	26.7	
20	9855B-20D-T	19.0	25.4	28.7	
22	9855B-22D-T	21.0	27.4	30.7	08083260
24	9855B-24D-T	23.0	29.4	32.7	
26	9855B-26D-T	25.0	31.4	34.7	
28	9855B-28D-T	27.0	33.4	36.7	
30	9855B-30D-T	29.0	35.4	38.7	



推奨基板寸法
 一般公差: ±0.05 基板厚: 1.6mm
 (マウント面)
 RECOMMENDED PCB SIZE
 GENERAL TOLERANCE: ±0.05
 THICKNESS OF PCB: 1.6mm
 (MOUNTING SIDE)

MATERIAL 材質 ①ベース : ガラス入り46ナイロン樹脂 黒色 UL94V-0 ②端子 : リン青銅 (t=0.25) ③BASE : GLASS FILLED 46NYLON BLACK UL94V-0 ④POST : PHOSPHOR BRONZE (t=0.25)				GENERAL TOLERANCES 一般公差 DIM 寸法 ± 0.3 ANGLE 角度 ±		SCALE 尺度 / UNIT 単位 mm DR 8/28 02 K. Ikeda DSN 8/28 02 K. Ikeda CHK 8/28 02 E. Matsui APP 8/28 02 F. Nara		TITLE 名称 9855シリーズ プラグ SERIES 9855 PLUG	
FINISH 仕上げ 鍍前めっき (リフロー処理) PLE-PLATE TIN-PLATE				3RD. ANG. PROJ. 三角法 		EDP No 上表参照/SEE CHART		PARTS No 部番 9855B-**D-T	
3674 RELEASED K. I E.M. 02-8-28 ECN No REVISION RECORD DR CHK DATE 年月日				IRISO ELECTRONICS CO., LTD イリソ電子工業株式会社		DWG No 図番 IMSA-9855B-**D-T		REV. 0	

DO NOT SCALE DRAWING.