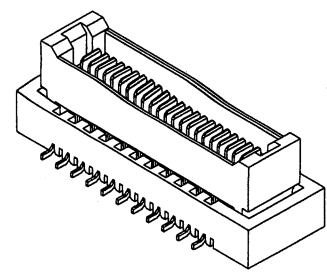
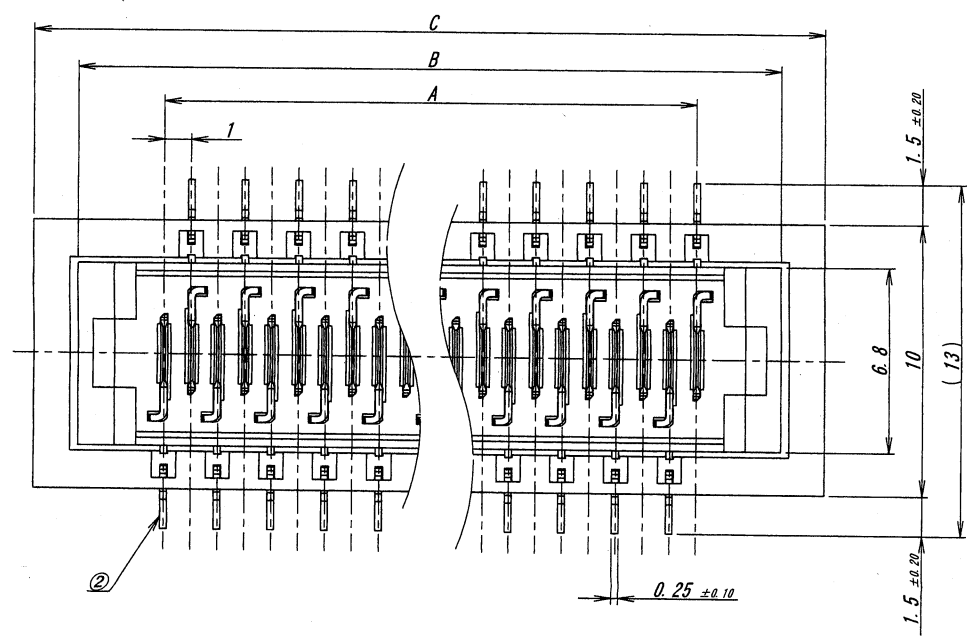


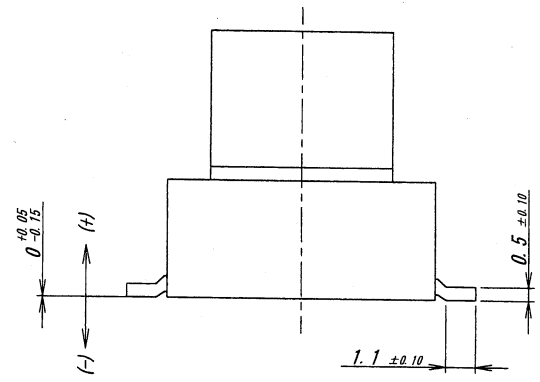
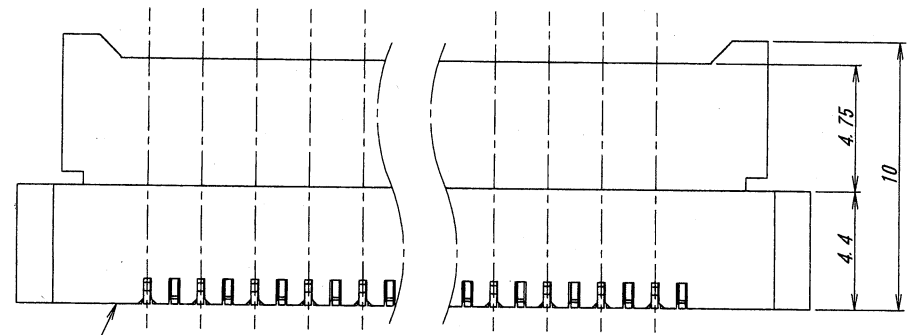
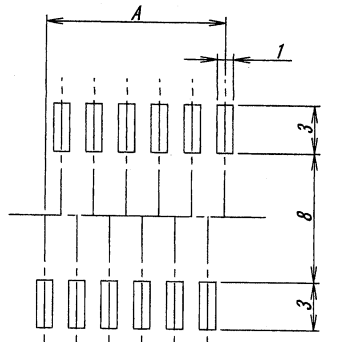
A B C D E F G H



極数/CKT	部品番号/PARTS No.	A	B	C
6	9855B-06F-T	5.0	11.4	14.7
8	9855B-08F-T	7.0	13.4	16.7
10	9855B-10F-T	9.0	15.4	18.7
12	9855B-12F-T	11.0	17.4	20.7
14	9855B-14F-T	13.0	19.4	22.7
16	9855B-16F-T	15.0	21.4	24.7
18	9855B-18F-T	17.0	23.4	26.7
20	9855B-20F-T	19.0	25.4	28.7
22	9855B-22F-T	21.0	27.4	30.7
24	9855B-24F-T	23.0	29.4	32.7
26	9855B-26F-T	25.0	31.4	34.7
28	9855B-28F-T	27.0	33.4	36.7
30	9855B-30F-T	29.0	35.4	38.7

NOTE
 1. コプラナリティー: 0.1MAX.
 2. 当該品はウイスキーの発生を通常品よりも抑制する効果を持たせた製品ですが、ウイスキーの発生を無くす事を保証する製品ではありません。

NOTE
 1. COPLANARITY: 0.1MAX.
 2. Applicable product has effect to suppress the occurrence of whisker than normal. However, it is not a product that guarantees that there is no occurrence of whisker.



推奨基板寸法
 一般公差: ±0.05 基板厚: 1.6mm (マウント面)
 RECOMMENDED PCB SIZE
 GENERAL TOLERANCE: ±0.05
 THICKNESS OF PCB: 1.6mm (MOUNTING SIDE)

ISSUED
 '10.10.29
 IRISO
 ENG. DEPT.

△					MATERIAL 材質	GENERAL TOLERANCES 一般公差	SCALE 尺度	UNIT 単位	TITLE 名称
△					①ベース : ガラス入り9Tナイロン樹脂 黒色 UL94V-0 ②端子 : リン青銅 (t=0.25) ①BASE : GLASS FILLED 9T NYLON BLACK UL94V-0 ②POST : PHOSPHOR BRONZE (t=0.25)	DIM 寸法 ± 0.3 ANGLE 角度 ±	DR '10-10-27 yamagata	mm	9855シリーズ プラグ SERIES 9855 PLUG
△					FINISH 仕上げ	3RD. ANG. PROJ. 三角法	CHK '10 M.TAKAWA	DSN '08-4-22 H. Oomoti	EDP No
△					鍍前めっき (リフロー処理) PLE-PLATE TIN-PLATE 0.8~1.5μm		APP '10-10-28 G. Nakahara	PARTS No 部番	9855B-**F-T
△	3844	REVISED	S.Y. M.T	'10-10-27			IRISO ELECTRONICS CO., LTD IRISO 電子工業株式会社	DWG No 図番	IRMSA-9855B-**F-T
△	LTR 記号	ECN No	REVISION RECORD 記	DR	CHK	DATE 年月日			REV. 1

DO NOT SCALE DRAWING.
 THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE REPRODUCED WITHOUT WRITTEN PERMISSION.