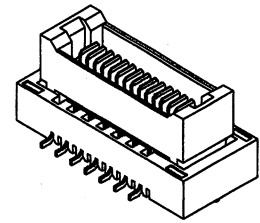
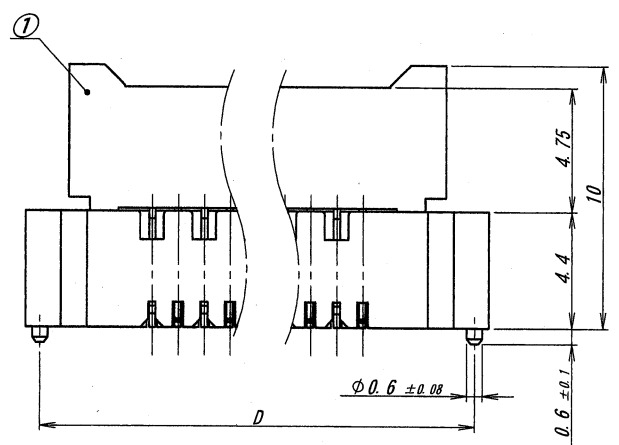
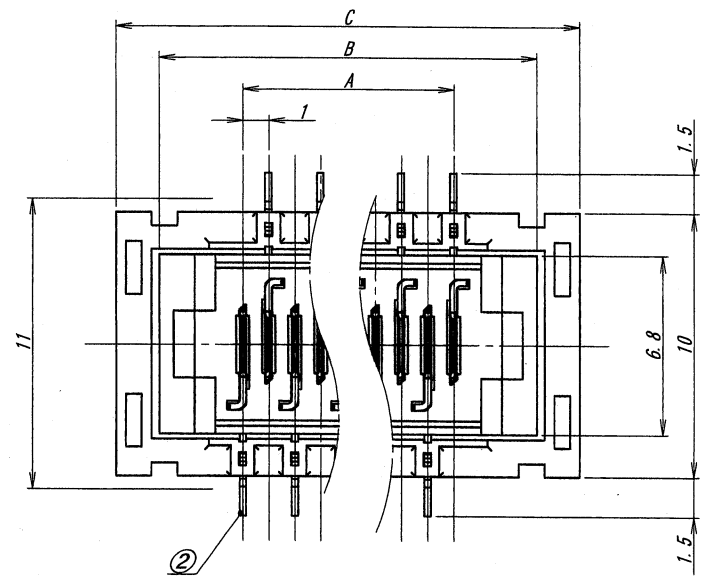


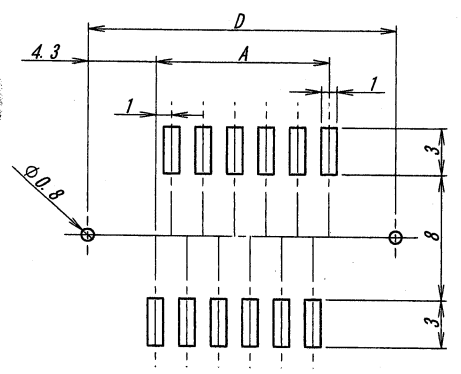
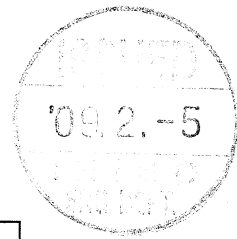
A B C D E F G H



極数/CKT	部品番号/PARTS No.	A	B	C	D
6	9855B-06G-T	5.0	11.4	14.7	13.6
8	9855B-08G-T	7.0	13.4	16.7	15.6
10	9855B-10G-T	9.0	15.4	18.7	17.6
12	9855B-12G-T	11.0	17.4	20.7	19.6
14	9855B-14G-T	13.0	19.4	22.7	21.6
16	9855B-16G-T	15.0	21.4	24.7	23.6
18	9855B-18G-T	17.0	23.4	26.7	25.6
20	9855B-20G-T	19.0	25.4	28.7	27.6
22	9855B-22G-T	21.0	27.4	30.7	29.6
24	9855B-24G-T	23.0	29.4	32.7	31.6
26	9855B-26G-T	25.0	31.4	34.7	33.6
28	9855B-28G-T	27.0	33.4	36.7	35.6
30	9855B-30G-T	29.0	35.4	38.7	37.6

NOTE
端子相互間のバラツキ : 0.1MAX.

NOTE
COPLANARITY : 0.1MAX.



推奨基板寸法
一般公差 : ±0.05 基板厚 : 1.6mm (マウント面)
RECOMMENDED PCB SIZE
GENERAL TOLERANCE : ±0.05
THICKNESS OF PCB : 1.6mm (MOUNTING SIDE)

△	△	△	△	△	△	△
LTR 記号	ECN No	REVISION RECORD 記	DR	CHK	DATE 年月日	
3399	RELEASED	J.O	H.T	09-2-2		

MATERIAL 材質
 ①ベース : ガラス入り9Tナイロン樹脂 黒色 UL94V-0
 ②端子 : リン青銅 (t=0.25)
 ①BASE : GLASS FILLED 9T NYLON BLACK UL94V-0
 ②POST : PHOSPOER BRONZE (t=0.25)

FINISH 仕上げ
 錫前めっき/PLE-PLATE (リフロー処理/TIN-PLATE) : 0.8~1.5μm

GENERAL TOLERANCES 一般公差
 DIM 寸法 ± 0.3
 ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度 / UNIT 単位 mm
 DR 09 J. Oguro
 2/2 H. Yukitake
 CHK 09 H. TAKAO
 2/3 G. Sasaki

IRISO ELECTRONICS CO., LTD
 イリス電子工業株式会社

TITLE 名称
**9855シリーズ プラグ
 SERIES 9855 PLUG**

EDP No
 PARTS No 部番
9855B-G-T**

DWG No 図番
IMSA-9855B-G-T**

REV. 0

DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリス電子工業 (株) の所有する情報を含むもので当社の許可なく複製を禁止する。