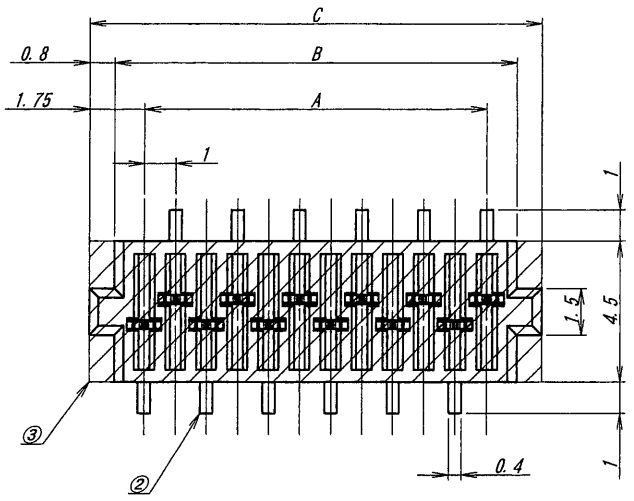
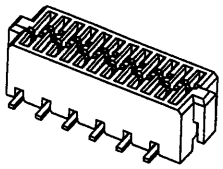
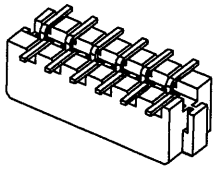
極数/CKT	部品番号/PARTS No.	A	B	C
6	9855S-06Z06-GT2	5.0	6.9	8.5
△2 8	9855S-08Z06-GT2	7.0	8.9	10.5
10	9855S-10Z06-GT2	9.0	10.9	12.5
12	9855S-12Z06-GT2	11.0	12.9	14.5
14	9855S-14Z06-GT2	13.0	14.9	16.5
16	9855S-16Z06-GT2	15.0	16.9	18.5
18	9855S-18Z06-GT2	17.0	18.9	20.5
20	9855S-20Z06-GT2	19.0	20.9	22.5
22	9855S-22Z06-GT2	21.0	22.9	24.5
△2 24	9855S-24Z06-GT2	23.0	24.9	26.5
△2 26	9855S-26Z06-GT2	25.0	26.9	28.5
28	9855S-28Z06-GT2	27.0	28.9	30.5
△2 30	9855S-30Z06-GT2	29.0	30.9	32.5



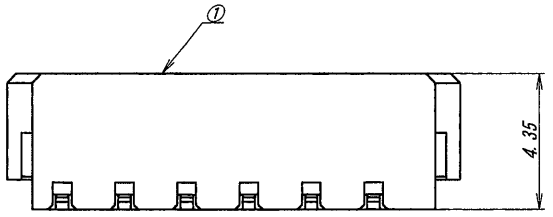


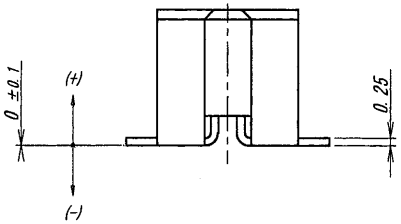


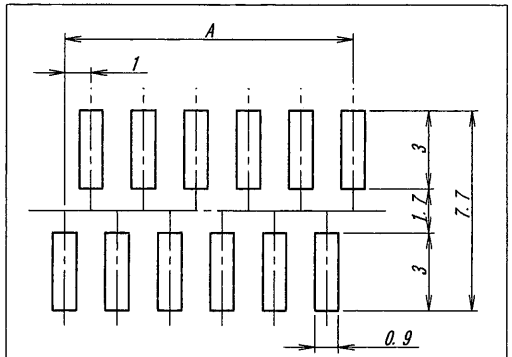
NOTE △1

1. コプラナリティー:0.1MAX.
2. 本製品は、錫系のめっきを施しておりますので、ウィスカーが発生する可能性がございます。その為、ウィスカー発生に対する保証は困難であり、御社にて御判断の上御使用をお願い致します。

1. COPLANARITY:0.1MAX.
2. THIS PRODUCT UTILIZES LEAD-FREE TIN PLATING. ANY PRODUCT WITH LEAD-FREE TIN PLATING IS SUSCEPTIBLE TO TIN WHISKER. IRISO PROVIDES NO ASSURANCES AGAINST THE GROWTH OF TIN WHISKER EVEN UNDER NORMAL OPERATING CONDITIONS. CUSTOMERS ASSUME ALL RESPONSIBILITY FOR ANY PRODUCT FAILURES DUE SOLELY TO THE GROWTH OF TIN WHISKERS.







推奨基板寸法
一般公差：±0.05　基板厚：1.6mm
(マウント面)

RECOMMENDED PCB SIZE
GENERAL TOLERANCE : ±0.05
THICKNESS OF PCB : 1.6mm
(MOUNTING SIDE)

ISSUED '14.3.-4 IRISO ENG.DEPT.

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
△2	46651	NOTE REV	D.K	Jima	'14-2-26
△1	44198	NOTE REV	D.K	K.K	'13-5-30
△0	41228	RELEASED	L.Q	M.T	'12-3-13

MATERIAL 材質
①ハウジング : ガラス入り9Tナイロン, 黒色, UL94V-0
②端　子 : リン青銅 (t=0.25)
③吸着テープ : ポリイミド
①HOUSING : GLASS FILLED 9T NYLON COLOR:BLACK UL94V-0
②CONTACT : PHOSPHOR BRONZE (t=0.25)
③TAPE : POLYIMIDE

FINISH 仕上げ △1
ニッケル下地めっき/OVER Ni PLATE : 1.5~3.5μm.
接点部　錫半光沢めっき/CONTACT AREA TIN MATT PLATE : 3~6μm
テール部　金めっき/TAIL AREA Au PLATE : 0.03μmMIN.

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.3
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度 /
UNIT 単位 mm
DR '13-5-30 D.Kim
DSN '00-3-27 H.Honma
CHK '13 5/30 K.Kobayashi
APP '13 5/30 M.Takagi

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9855シリーズ ソケット
SERIES 9855 SOCKET

EDP No

PARTS No 部番
IMSA-9855S-**Z06-GT2

DWG No 図番 △1 110-109855-033

REV. 2

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。

REDUSED COPY