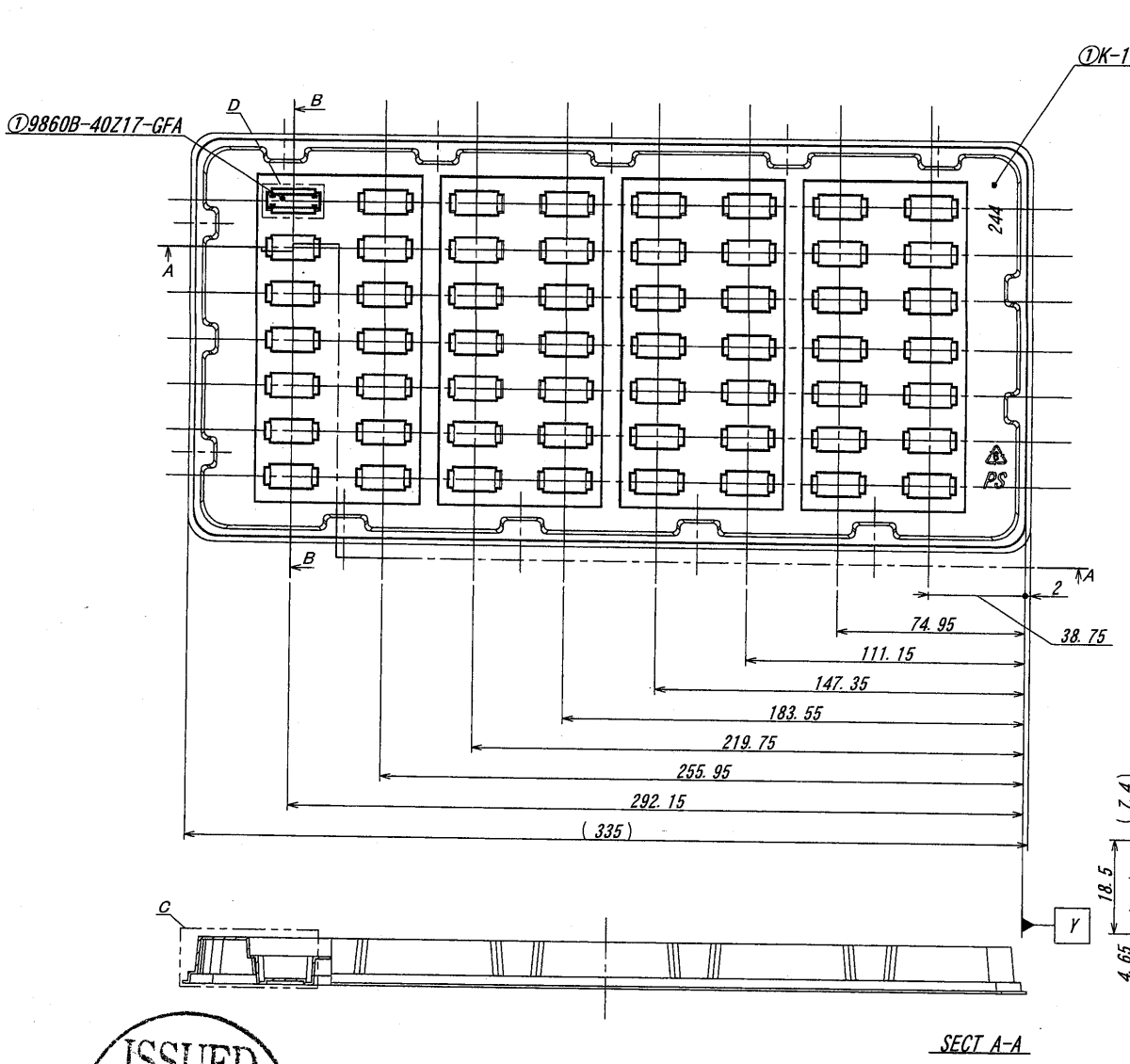
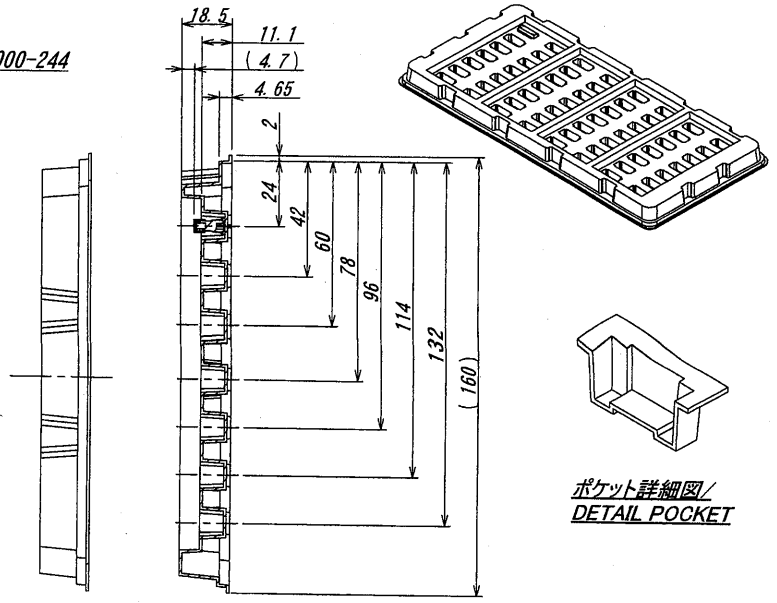
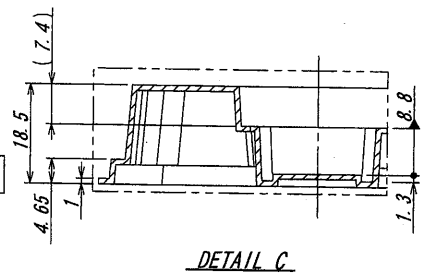
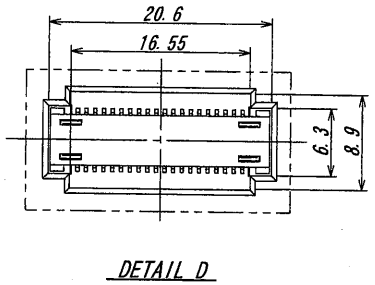




NOTE

1. 梱包数量/PACKING QUANTITY : 56ヶ/面
2. 梱包方法は、KS-0006参照の事。
REFER TO KS-0006 FOR THE PACKING METHOD.





ISSUED
'11.4.15
IRISO
ENG. DEPT.

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
△					
△					
△					
△					
△					
△					
△					
△					
△	39321	REVISED	S.Y	M.T	'11-4-14

MATERIAL 材質
①PS t=1.0±0.1
黒色/BLACK
帯電防止トレイ/ELECTRIC PROTECT TRY
(絶縁抵抗/INSULATE RESISTANCE
10^{4}～10^{8} Ω/300mm)

FINISH 仕上げ
—//—

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.5
ANGLE 角度 ± 5°

3RD. ANG. PROJ. 三角法

SCALE 尺度 —/—
UNIT 単位 mm
DR '11-4-14 yamagata
DSN 2007-7-13 H.Yukutake
CHK '11 4/14 MTAKAG
APP '11-4-14 Y. Nakahashi

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9860シリーズ プラグ ブリスター梱包品
SERIES 9860 PLUG BLISTER PACK PRODUCT

EDP No —//—

PARTS No 部番
9860B-40Y509

DWG No 図番
IMSA-9860B-40Y509

REV. 2

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する

REDUCED COPY