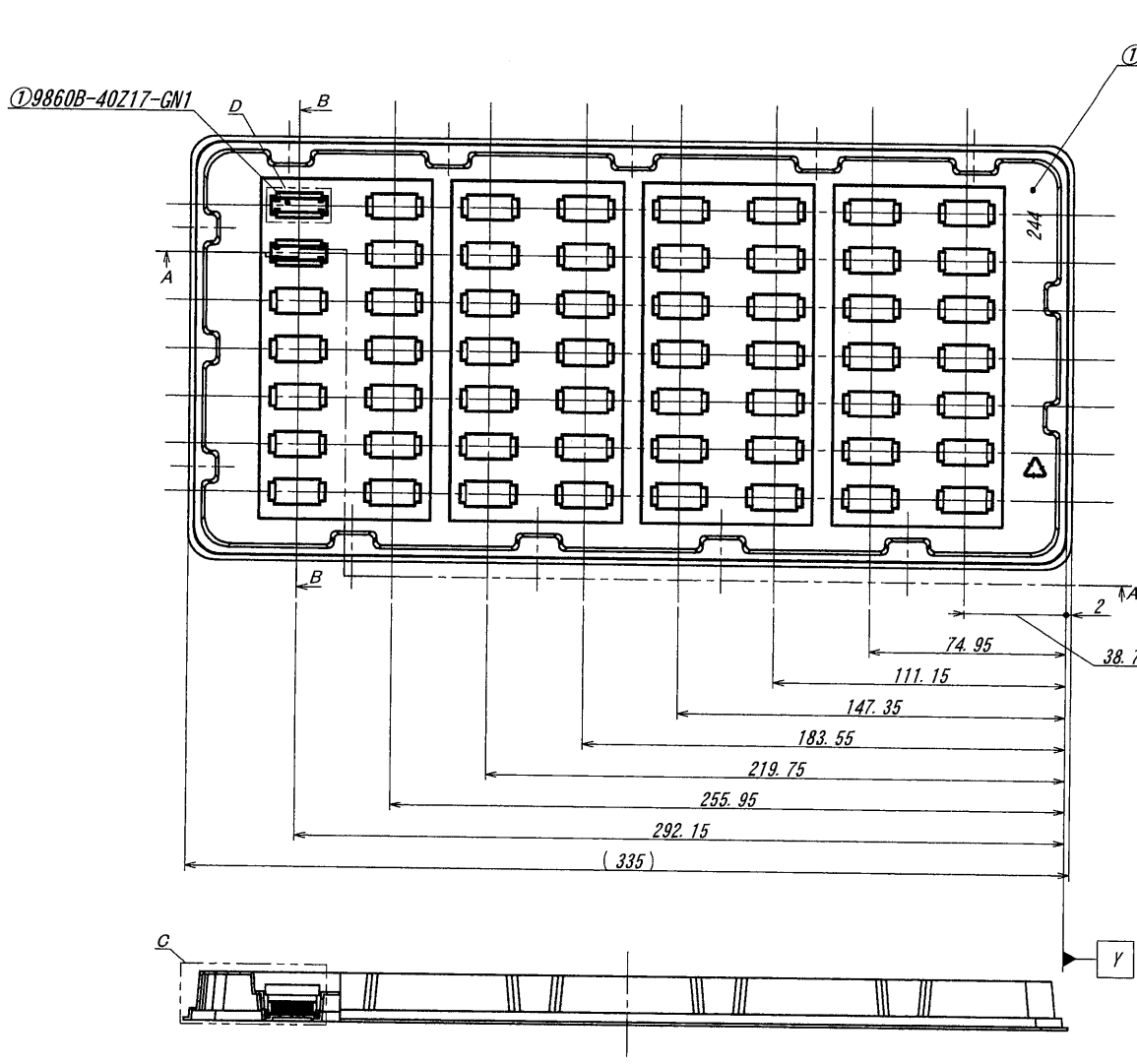
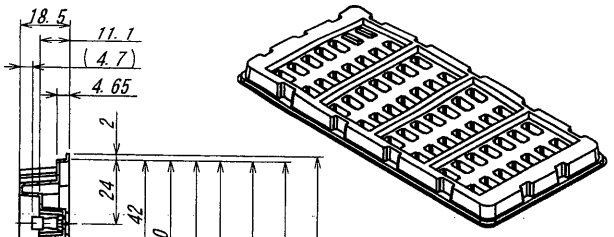
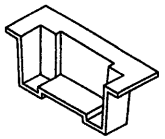


SECT A-A



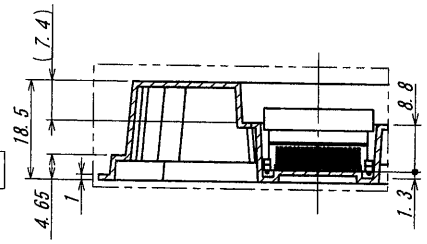
SECT B-B



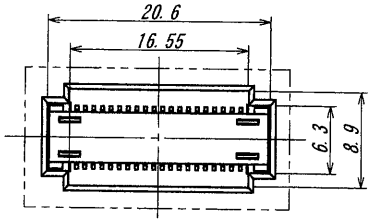
ポケット詳細図/
DETAIL POCKET

NOTE

1. 梱包数量/PACKING QUANTITY : 56ヶ/面
2. 梱包方法は、KS-9860Z02参照の事。
   REFER TO KS-9860Z02 FOR THE PACKING METHOD.



DETAIL C



DETAIL D

ISSUED
'12.11.13
IRISO
ENG. DEPT

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
6	41626	RELEASED	T.N	M.T	'12-10-16

MATERIAL 材質
①PS t=1.0.
黒色/BLACK
帯電防止トレイ/ELECTRIC PROTECT TRAY
(絶縁抵抗/INSULATE RESISTANCE
10^{9}～10^{10} Ω/300mm)

FINISH 仕上げ

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.5
ANGLE 角度 ± 5°

3RD. ANG. PROJ. 三角法

SCALE 尺度

UNIT 単位 mm

DR '12-10-16 T.Nakayama

DSN '07-7-13 H.Yukutake

CHK '12 10/16 M.Takagi

APP 2012-10-16 Y. Sasaki

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9860シリーズ プラグ ブリスター梱包品
SERIES 9860 PLUG BLISTER PACK PRODUCT

EDP No

PARTS No 部番 9860B-40Y521

DWG No 図番 IMSA-9860B-40Y521

REV. 0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。