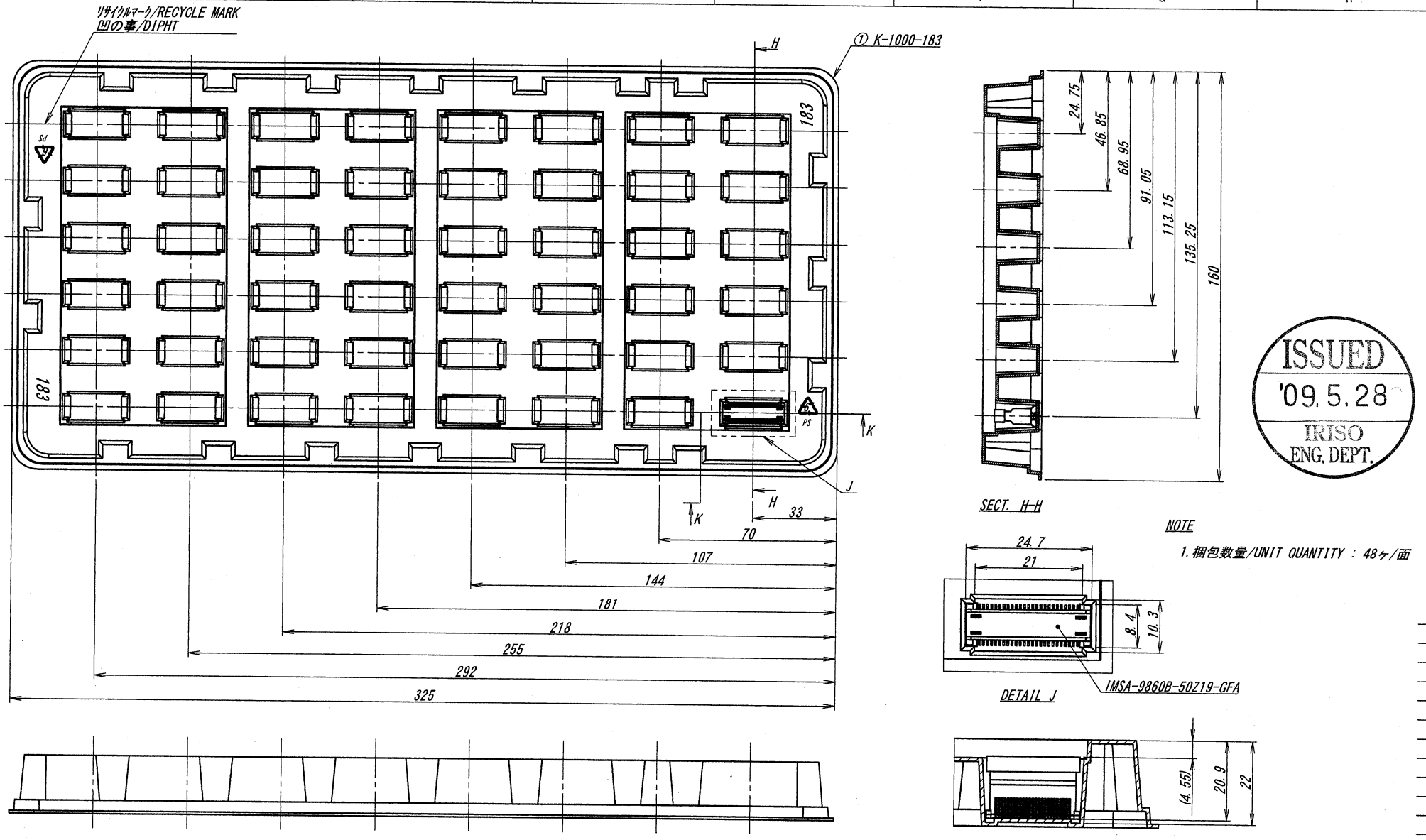

LTR 記号	ECN No	REVISION RECORD 記事	DR	CHK	DATE 年月日
△					
△					
△					
△					
△					
△					
△					
⚠1	34716	RELEASED	J.O	日.Y	09-5-26

MATERIAL 材質
PS t=1.0 黒色/BLACK
帯電防止トレイ/ELECTRIC PROTECT TRY

FINISH 仕上げ

GENERAL TOLERANCES 一般公差
DIM 寸法 ± 0.5
ANGLE 角度 ±

3RD. ANG. PROJ. 三角法

SCALE 尺度 /
UNIT 単位 mm

DR '09 5/26 J.Ogura
DSN '06 9/1 S.Matsuzaki
CHK '09 5/26 Y.Yoshihara
APP 09.5.27 T.Yamaguchi

IRISO ELECTRONICS CO., LTD
イリソ電子工業株式会社

TITLE 名称
9860シリーズプラグブリスター梱包品
SERIES 9860 PLUG BULISTER PRODUCT

EDP No

PARTS No 部番
9860B-50Y515

DWG No 図番
IMSA-9860B-50Y515

REV. 0

DO NOT SCALE DRAWING.
THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業（株）の所有する情報を含むもので当社の許可なく複製を禁止する。
REDUSED COPY