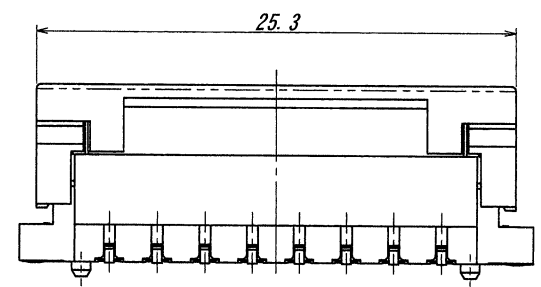
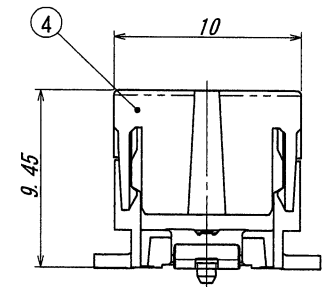
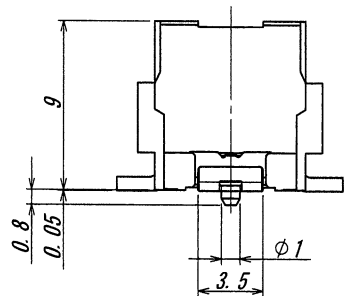
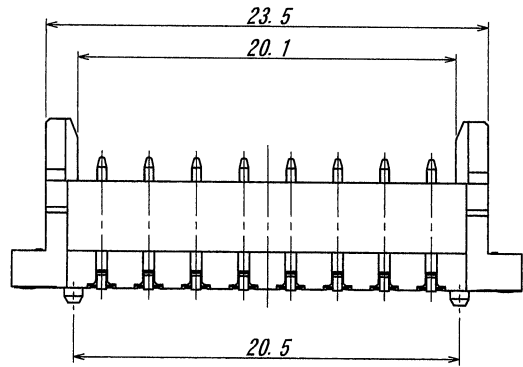


推奨基板寸法/RECOMMENDED P. C. BOARD
 一般公差/GENERAL TOLERANCES : ±0.05
 (コネクタ実装面/CONNECTOR MOUNTING SIDE)



キャップ装着状態図/WITH CAP

NOTES :

- 最大定格電圧/電流
MAXIMUM RATING VOLTAGE AND CURRENT : 125V, 3A (AC, DC)
- 使用温度範囲/TEMPERATURE RANGE : -40°C ~ +105°C
- コプラナリティ/COPLANARITY : 0.1MAX.

ISSUED
 '11.11.28
IRISO
 ENG. DEPT.

<p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p>					<p>11.11.28</p> <p>IRISO</p> <p>ENG. DEPT.</p>				<p>MATERIAL 材質</p> <p>① BASE : ガラス入りLCP樹脂, UL94V-0, 黒色/ GLASS FILLED LCP, BLACK</p> <p>② POST : タフピッチ銅/TOUGH-PITCH COPPER</p> <p>③ METAL FLANGE : 黄銅/BRASS</p> <p>④ CAP : ガラス入りPA 9T樹脂, UL94V-0, 黒色/ GLASS FILLED PA9T, BLACK</p>				<p>△</p> <p>GENERAL TOLERANCES 一般公差</p> <p>DIM 寸法 ± 0.3</p> <p>ANGLE 角度 ±</p>				<p>SCALE 尺度 $\frac{1}{1}$</p> <p>DR '10-12-10 T. YASUI</p>		<p>UNIT 単位 mm</p> <p>DSN '09-04-24 T. YASUI</p>		<p>TITLE 名称</p> <p>9871シリーズ プラグ SERIES 9871 B/B PLUG</p>	
<p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p>					<p>FINISH 仕上げ</p> <p>② POST : ニッケル下地/金のつき OVER Ni 2μm MIN / Au PLATING - CONTACT 0.1~0.5μm - TAIL 0.05~0.12μm</p> <p>③ METAL FLANGE : ニッケル下地/鍮半光沢のつき OVER Ni 0.5~2μm / Sn PLATING (MAT.) 3~6μm</p>				<p>△</p> <p>3RD. ANG. PROJ. 三角法</p>				<p>CHK 2010-12-10 U. JAWAK</p> <p>APP 20 % M. Yoshizawa</p>		<p>EDP No</p>							
<p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p> <p>△</p>					<p>40654</p> <p>REVISED T. Y 4.5 10.12.10</p> <p>RELEASED T. Y 4.5 09.09.10</p> <p>LTR 記号 ECN No REVISION RECORD 記 事 DR CHK DATE 年月日</p>				<p>△</p>				<p>PARTS No 部番</p> <p>9871B-16Z01-GFN1</p>									
<p>DO NOT SCALE DRAWING.</p> <p>THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業(株)の所有する情報を含むもので当社の許可なく複製を禁じます。</p>					<p>IRISO ELECTRONICS CO., LTD</p> <p>イリソ電子工業株式会社</p>				<p>DWG No 図番</p> <p>110-209871-001</p>		<p>REV.</p> <p>1</p>											