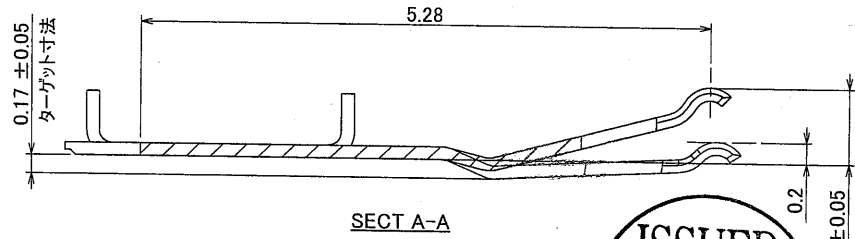
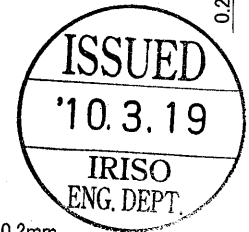


推奨基板寸法/RECOMMENDED PCB SIZE
一般公差/GENERAL TOLERANCE: ±0.05
(マウント面/MOUNTING SIDE)

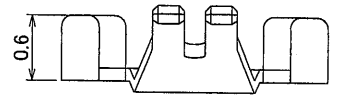
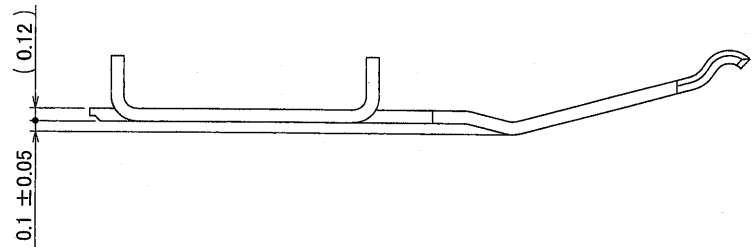


SECT A-A



△ NOTE

- 1. 使用範囲: 接点高さ0.1~0.3
- 2. 荷重: 0.85±0.2[N] / 接点高さ: 0.2mm
- 1. USE LOCATION : CONTACT HEIGHT 0.1~0.3
- 2. CONTACT FORCE: 0.85±0.2[N] / CONTACT HEIGHT: 0.2mm



△					MATERIAL 材質	GENERAL TOLERANCES 一般公差	SCALE 尺度	UNIT 単位	TITLE 名称
△					銅合金 t=0.12mm	DIM 寸法 ± 0.2	DR 101318	mm	4096 シリーズ コンタクト
△					FINISH 仕上げ	ANGLE 角度 ±	DSN 2918129	APP 7/10/19	SÉRIES 4096 CONTACT
△						3RD. ANG. PROJ. 三角法	CHK 103119		EDP No
△					ニッケル下地/Ni PLATE: 2.0 μmMIN(ALL)	IRISO ELECTRONICS CO., LTD	PARTS No 部番		110-104096-001
△					接点部/CONTACT AREA: 金めっき/Au PLATE: 0.1 μmMIN.		REV. 3		
△					テール部/TAIL AREA: 金めっき/Au PLATE: 0.03~0.12 μm	IRISO 電子工業株式会社		DWG No 図番	110-104096-001
△					封孔処理無し/NO-SEALING TREATMENT	IRISO 電子工業株式会社		REV. 3	
ECN No	REVISION RECORD	DR	CHK	DATE					
36696	REVISED	H.S.	T.S.	10.3.19					

DO NOT SCALE DRAWING. THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO IRISO AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION. 本図面は、イリソ電子工業 (株) の所有する情報を含むもので当社の許可なく複製を禁止する。